

# कार्यालय, प्राचार्य अभियांत्रिकी महाविद्यालय, धौलपुर

क्रमांक: JNEC Dholpur / 2025-26 / 2316

दिनांक:- 22-06-2026

खुली निविदा सूचना संख्या 11/2026-27

अभियांत्रिकी महाविद्यालय, धौलपुर में Electronics Engineering लैब हेतु उपकरण की आपूर्ति, स्थापना एवं कमिश्निंग हेतु निर्माता/अधिकृत आपूर्तिकर्ताओं/विक्रेताओं से मोहरबंद खुली निविदाएं निर्धारित प्रपत्र में (तकनीकी एवं वित्तीय) दिनांक 04/07/2026 को 2:00 PM बजे तक आमंत्रित की जाती है। प्राप्त निविदाओं की तकनीकी निविदाएं दिनांक 04/07/2026 को प्रातः 4:00 PM ..... बजे खोली जावेगी।

क्र.सं.	लैब सामग्री का विवरण	अनुमानित लागत	बोली प्रतिभूति राशि (रूपये में)	निविदा प्रपत्र शुल्क (रूपये में)
1.	Electronics Engineering लैब हेतु उपकरण की आपूर्ति, स्थापना एवं कमिश्निंग	05.00 लाख	10000.00	500.00

निविदा से सम्बन्धित सम्पूर्ण विवरण, बोली प्रपत्र एवं विस्तृत शर्तें वेबसाईट <http://sppp.rajasthan.gov.in> (राजस्थान राज्य लोक उपापन पोर्टल) एवं महाविद्यालय की वेबसाईट [www.ecd.ac.in](http://www.ecd.ac.in) पर देखा जा सकता है।

UBN:

Bilgsts,

प्राचार्य  
अभियांत्रिकी महाविद्यालय  
धौलपुर

प्रतिलिपि :- निम्न को सूचनार्थ एवं आवश्यक कार्यवाही हेतु प्रेषित है:-

1. श्रीमान निजी सचिव, कुलपति महोदय, राजस्थान तकनीकी विश्वविद्यालय, कोटा
2. श्रीमान कुलसचिव महोदय, राजस्थान तकनीकी विश्वविद्यालय, कोटा
3. संयुक्त शासन सचिव, तकनीकी शिक्षा विभाग, राजस्थान सरकार
4. आयुक्त, कॉलेज शिक्षा, राजस्थान, जयपुर।
5. कोषाधिकारी/वरिष्ठ लेखाधिकारी कलेक्ट्रेट धौलपुर।
6. संबंधित विभागाधिकारी .....
7. जिला सूचना एवं जनसम्पर्क अधिकारी, धौलपुर।
8. रक्षित पत्रावली।

Bilgsts,

प्राचार्य  
अभियांत्रिकी महाविद्यालय  
धौलपुर

श्रीकांत  
Treasurer  
Officer  
Dholpur

Brigada

Millesh Chohan Vishnu<sup>1</sup>

## कार्यालय, प्राचार्य अभियांत्रिकी महाविद्यालय, धौलपुर

क्रमांक: वित्त एवं लेखा/पंचगौरव/निविदा/2025-26/यथा राज.रेफ. दिनांक:-यथा हस्ताक्षरित

### विस्तृत खुली निविदा सूचना -11/2026-27

अभियांत्रिकी महाविद्यालय, धौलपुर में Electronics Engineering लैब हेतु उपकरण की आपूर्ति, स्थापना एवं कमिश्निंग हेतु निर्माता/अधिकृत आपूर्तिकर्ताओं/विक्रेताओं से मोहरबंद खुली निविदाएं निर्धारित प्रपत्र में (तकनीकी एवं वित्तीय) दिनांक 04/07/2026 को 02:00 PM बजे तक आमंत्रित की जाती हैं। प्राप्त निविदाओं की तकनीकी निविदाएं दिनांक 04/07/2026 को प्रातः 04:00 PM .....बजे खोली जावेगी। निविदा से सम्बन्धित सम्पूर्ण विवरण, बोली प्रपत्र एवं विस्तृत शर्तें विभागीय वेबसाइट <http://sppp.rajasthan.gov.in> (राजस्थान राज्य लोक उपापन पोर्टल) एवं महाविद्यालय की वेबसाइट [www.ecd.ac.in](http://www.ecd.ac.in) पर देखा जा सकता है।

क्र.सं.	सामान का विवरण	अनुमानित लागत	बोली प्रतिभूति राशि (रूपये में)	निविदा प्रपत्र शुल्क (रूपये में)
1.	Electronics Engineering लैब हेतु उपकरण की आपूर्ति, स्थापना एवं कमिश्निंग	05.00 लाख	10000.00	500.00

#### विशेष विवरण-

क्र.सं.	विवरण	दिनांक	समय
1	निविदा जारी करने की दिनांक एवं समय	दि. 22/06/2026	05:00 PM
2	निविदा प्रपत्र डाउनलोड प्रारंभ करने की दिनांक एवं समय	दि. 22/06/2026	07:00 PM
3	निविदा अपलोड करने की अंतिम दिनांक एवं समय	दि. 04/07/2026	02:00 PM
4	लैब सामग्री के कैंटलॉग जमा करवाने की दिनांक एवं समय	दि. 04/07/2026	02:00 PM
5	तकनीकी बोली खोले जाने की दिनांक एवं समय	दि. 04/07/2026	04:00 PM

- बोली प्रपत्र शुल्क, प्रतिभूति राशि एवं RISL फीस DD के माध्यम से प्राचार्य अभियांत्रिकी महाविद्यालय धौलपुर में जमा कराना होगा। बोली प्रपत्र शुल्क, बोली प्रतिभूति/बोली प्रतिभूति घोषणा के बिना प्राप्त बोली पर कोई विचार नहीं किया जावेगा। बोली प्रतिभूति घोषणा (Annexure-L) के संबंध में वित्त (जी.एफ.एण्ड ए.आर.) विभाग द्वारा जारी परिपत्र दिनांक 23.12.2020 के प्रावधान लागू होंगे।
- प्राप्त निविदाओं को क्रय समिति द्वारा उपरिस्थित बोलीदाताओं के समक्ष उपरोक्तानुसार निर्धारित दिनांक व समय पर खोली जायेगी।
- बोली की वैधता निविदा जमा कराने की दिनांक से 90 दिवस तक मान्य होगी।
- निविदादाता निविदा भरने से पूर्व निविदा प्रपत्र का सावधानी पूर्वक गहन अध्ययन कर निविदा में वर्णित में अपेक्षित समस्त अर्हताओं एवं दस्तावेजों को स्वयं सत्यापन कर समाधान कर ले कि वह इस बोली हेतु समस्त पात्रताएं पूर्ण करता है। किसी भी स्तर पर गलत सूचनाएं, मिथ्या दस्तावेज आदि पाए जाने पर बोली अस्वीकार कर दी जाएगी।
- बोली में आमंत्रित दरें अनुमोदित किये जाने की दिनांक से एक वर्ष के लिये विधिमान्य होगी।
- क्रय की जाने वाली सामग्री के कैंटलॉग मय स्पेशिफिकेशन के तकनीकी बोली के साथ प्रस्तुत किये जावे जिनका अवलोकन उपापन समिति/तकनीकी समिति द्वारा किया जायेगा।

Starts  
Treasury office  
Dholpur

Mohd Deha

Brijesh

Vishnu

Atgsts

7. क्रय की जाने वाली सामग्री की सप्लाई एफ.ओ.आर. कार्यालय प्राचार्य अभियांत्रिकी महाविद्यालय धौलपुर में करनी होगी।
8. कार्य आदेश जारी करने की दिनांक से 30 दिवस की अवधि के भीतर फर्म द्वारा आईटम सप्लाई, स्थापना एवं कमिशनिंग करना होगा। निर्धारित समयावधि में सामग्री सप्लाई नहीं करने पर नियमानुसार परिसमापित नुकसानी (L.D.) की कटौती की जावेगी।
9. बोली प्रतिभूति/कार्य सम्पादन प्रतिभूति राशि में छूट के लिये आयुक्त, उद्योग विभाग, राजस्थान जयपुर के पास रजिस्ट्रीकृत कुटीर एवं लघु उद्योग विभाग उन मदों के सम्बन्ध में जिसके लिये वे इस रूप में रजिस्ट्रीकृत हैं, सामान का क्रय राजस्थान के उद्योग के अधिमान नियम 1995 के नियम-8 के अनुसार अपेक्षित कार्यवाही जो वित्त (जीएफ एण्ड एआर) विभाग के आदेश क्रमांक : प1(1)वित्त/सा.नि.लेनि./2007 दिनांक 19.10.2010 परिपत्र संख्या 24/2010 में वर्णित है के अनुसार प्रस्तुत किया जाना अनिवार्य है। अन्यथा बोली बयाना/कार्य सम्पादन प्रतिभूति राशि में छूट देय नहीं होगा।
10. यदि उपापन संस्था परिस्थितियों में परिवर्तन के कारण उपापन की कोई विषयवस्तु उपाप्त नहीं करती है या बोली दरतावेजों में विनिर्दिष्ट परिमाण से कम उपाप्त करती है तो बोली लगाने वाला बोली दरतावेजों में अन्यथा उपबंधित के सिवाय, किसी भी दावे या प्रतिकर का हकदार नहीं होगा।
11. अतिरिक्त मदों या अतिरिक्त परिमाणों के लिए पुनरादेश, यदि यह बोली दरतावेजों में उपबंधित हो, संविदा में दी गयी दरों और शर्तों पर दिये जा सकेंगे यदि मूल आदेश खुली बोली आमंत्रित करने के पश्चात् दिया गया था। प्रदाय या पूर्ण हाने की कालावधि भी आनुपातिक रूप से बढ़ायी जा सकती। पुनरादेश की सीमाएँ राजस्थान लोक उपापन में पारदर्शिता नियम, 2013 के नियम 73 के अनुसार होगी।
12. विशेष परिस्थितियों में राज. लोक उपापन में पारदर्शिता नियम 2013 के नियम 74 के अनुसार कार्य Fair, Transparent & equitable manner से विभाजित किया जा सकेगा।
13. इस निविदा पर सामान्य वित्तीय एवं लेखा नियम, राजस्थान लोक उपापन में पारदर्शिता अधिनियम 2012 एवं राजस्थान लोक उपापन में पारदर्शिता नियम 2013 के नियम व प्रावधान तथा इनमें समय समय पर किए गए संशोधन लागू/प्रभावी होंगे।
14. निविदा से सम्बन्धित सभी अधिकार विभागाध्यक्ष के पास सुरक्षित रहेंगे। किसी भी बोली को स्वीकार या अस्वीकार करने तथा बोली प्रक्रिया को रद्द करने का अधिकार अद्योहस्ताक्षरकर्ता को होगा। निविदा से सम्बन्धित अन्य शर्तें एवं जानकारी कार्यालय से कार्यालय समय में प्राप्त की जा सकती है।

Balgest,

प्राचार्य  
अभियांत्रिकी महाविद्यालय  
धौलपुर

Brijesh

Milesh Chheda

3  
Jishu

to RHP

## कार्यालय, प्राचार्य अभियांत्रिकी महाविद्यालय, धौलपुर

अपेक्षित दस्तावेज एवं चेक लिस्ट -

S. No.	Particulars	Enclosed (Yes/No)	Page No.
1.	D.D. for Bid Fees, Bid Security and RISL Processing Fees		
2.	The bidder shall have Minimum Average Annual Turnover of Rs 05.00 lacs during last three Financial Years i.e. 2023-24, 2024-25 and 2025-26. Net worth shall be positive as per audited accounts of bidder/firm on 31.03.2025. Regarding average annual turnover of last three Financial years Bidders shall submit Auditors Report/CA Certificates along with Bid.		
3.	During last three years period (2023-24, 2024-25 and 2025-26), the Bidder Shall have successfully completed similar nature of work of cumulative value of minimum Rs 05.00 Lacs or more in all over India (any state & UT). <b>The bidder shall provide &amp; append copies of work order and submit certificates regarding successful completion of above said work.</b>		
4.	Self attested copy of PAN card.		
5.	Self-attested copy of Goods and Service Tax registration and copy of latest GST return (Not older than four months) filed shall be enclosed.		
6.	Self attested Copy of firm's registration under Proprietorship/ Indian Partnership Act, 1932/ Indian Companies Act, 1956/Societies Registration Act, Cooperative Societies Act along with copy of bye laws be submitted with relevant authority in India or any other Act of State/ Union, as applicable for dealing in the subject matter of procurement.		
7.	If the bidder is MSME, in this regard they shall submit relevant forms, certificates and affidavit for applicability.		
8.	Annexure-A: Compliance with the code of integrity and no Conflict of Interest		
9.	Annexure-B: Declaration by the Bidder regarding Qualifications		
10.	Annexure-C: Grievance Redressal during Procurement Process		
11.	Annexure-D: Additional Conditions of Contract		
12.	Annexure-E: Annual Turnover Statement (duly certified and signed by Chartered Accountant)		
13.	Annexure-F: Statement of Past Work Experience and Performance		
14.	Annexure-G: Declaration regarding acceptance of Terms & Conditions of Bid		
15.	Annexure-H: Manufacturer's Authorization Form (MAF)		
16.	Annexure-I: Bidder's Authorization Certificate		
17.	Annexure-J: Certificate regarding Non Black listed		
18.	Annexure-K: Bid Security Declaration in pursuant to the Circular No.पं. 2(1)वित्त/जीएण्डटी-एसपीएफसी/2017 दिनांक 23.12.2020 of finance (G&T) department jaipur, Rajasthan		

संलग्न  
TO BNF

M. K. Chaudhary
Brajesh
Jignesh
Atgsts,

## कार्यालय, प्राचार्य अभियांत्रिकी महाविद्यालय, धौलपुर

### Electronics Engineering लेब हेतु उपकरण की आपूर्ति, स्थापना एवं कर्मिशनिंग हेतु खुली निविदा

#### Pre-Qualification/Eligibility Criteria:

1. बोलीदाता की फर्म अधिकृत पंजीयन अधिकारी से पंजीकृत एवं यथा आवश्यक संबंधित सामग्री के व्यापार का वैध लाइसेंस होनी चाहिए जिसके संबंध में फर्म का पंजीयन प्रमाण पत्र निविदा के साथ संलग्न प्रस्तुत किया जावे।
- 2- GST पंजीयन संख्या का प्रमाण पत्र स्वयं द्वारा प्रमाणित प्रति निविदा के संलग्न प्रस्तुत किया जावे।
3. बोली शुल्क एवं बोली प्रतिभूति राशि के D.D. निविदा में प्रस्तुत करने की अन्तिम दिनांक तक कार्यालय में व्यक्तिश अथवा डाक द्वारा प्राप्त हो जाने चाहिये अन्यथा तकनीकी स्तर पर ही निविदा गिरस्त कर दी जायेगी।
4. आयकर विभाग द्वारा जारी पैन नम्बर की प्रमाणित प्रति निविदा के संलग्न प्रस्तुत किया जावे।
5. विगत 3 वर्षों (वर्ष 2023-24 से 2025-26) में फर्म को केन्द्र/राज्य के किसी भी राजकीय विभाग/उपक्रम/स्वायत्त संस्थाए/ परियोजनाए/ बोर्ड/ समिति / आयोग/ शिक्षण संस्था/बैंको/आदि में कुल 05.00 लाख रु. या उससे अधिक मूल्य की समान प्रकृति की सामग्री की सफलतापूर्वक आपूर्ति का अनुभव होना आवश्यक है। इस हेतु फर्म द्वारा क्रयादेश अथवा संतोषजनक कार्य के प्रमाण पत्र की प्रति निविदा के साथ संलग्न प्रस्तुत किया जावे।
6. फर्म का गत 03 वित्तीय वर्षों (वर्ष 2023-24 से 2025-26) का कुल औसत वार्षिक वित्तीय टर्नओवर राशि रूपए 05.00 लाख से कम का नहीं होना चाहिये। वित्तीय टर्न ऑवर के संबंध में सी.ए. द्वारा ऑडिटेड विवरण पत्र /बैंलेस शीट/सी.ए. सर्टिफिकेट की स्वहस्ताक्षरित प्रति स्कैन कर बोली दरतावेजों के साथ निर्धारित दिनांक तक अपलोड करने होंगे। फर्म की नेट वर्थ पॉजिटिव होनी चाहिए।
7. क्रय की जाने वाली सामग्री के नमूने के रूप में सामग्री के कैटलॉग मय स्पेशिफिकेशन के तकनीकी बोली के साथ प्रस्तुत किये जावे। बोलीदाता द्वारा प्रस्तुत कैटलॉग मय स्पेशिफिकेशन बोली में चाहे अनुसार होने चाहिए अन्यथा तकनीकी बोली स्वीकार नहीं की जावेगी। कैटलॉग का अवलोकन उपापन समिति/तकनीकी समिति द्वारा किया जायेगा। बोली में सफल बोलीदाता द्वारा सामग्री की आपूर्ति के समय नमूनों को उपापन समिति/तकनीकी समिति से अनुमोदित करवाना होगा।
8. नवीनतम जी.एस.टी. रिटर्न/ चुकता प्रमाण पत्र संलग्न करना होगा।

*Brijesh*

*Balgest,*

*Millesh Chel<sup>5</sup>*

*Vishu*

*20/04*

9. तकनीकी बोली के साथ बोली के साथ यथा संलग्न प्रपत्र/एनेक्सर ए से के तक प्रमाणित कर प्रस्तुत करने होंगे।
10. बोलीदाता केन्द्र/राज्य के किसी भी राजकीय विभाग/उपक्रम/स्वायत संस्थाए/परियोजनाए/बोर्ड/समिति /आयोग/शिक्षण संस्था/बैंको/आदि के द्वारा ब्लैक लिस्टेड अथवा डि-बार किया हुआ नहीं होना चाहिए। इस हेतु बोलीदाता को नॉनज्यूडिशियल स्टाम्प पर शपथ पत्र देना होगा। यदि शपथ पत्र गलत पाया जाता है तो उस बोलीदाता की बोली पर विचार नहीं किया जावेगा।
11. बोलीदाता द्वारा वित्तीय बोली /प्राईस बिड को छोड़कर शेष बोली दस्तावेजों को बोलीदाता के सम्बन्धित प्रमाण पत्र एवं कागजात के साथ तकनीकी बोली /क्वालिफाईड बिड के साथ प्रस्तुत करना है। वित्तीय बोली /प्राईस बिड पृथक से वित्तीय बोली प्रपत्र में भरकर अलग लिफाफे में जमा कराना है।
12. उक्त पात्रता पूरी करने वाले योग्य निविदादाता तकनीकी बोली में (प्री क्वालिफिकेशन से) सफल माने जायेंगे एवं तकनीकी बोली में सफल बोलीदाताओं की ही वित्तीय बोली खोली जायेगी।

दिनांक:

बोलीदाता के हस्ताक्षर मय सील

Milind Dubey  
Brajesh  
Jitendra

Btgs

राजा  
10/10/14

कार्यालय, प्राचार्य अभियांत्रिकी महाविद्यालय, धौलपुर

Electronics Engineering लेब हेतु उपकरण की आपूर्ति, स्थापना एवं कमिंशनिंग हेतु खुली निविदा

तकनीकी बोली प्रपत्र

क्र. स.	विवरण	बोलीदाता द्वारा की जानेवाली कार्यवाही	संलग्न है/ नहीं (पेज संख्या)
1	बोलीदाता/फर्म/संस्था का नाम	.....	
2	बोलीदाता/फर्म/संस्था का पता मय मोबाईल नम्बर/ई-मेल पता	..... ..... ..... मोबाईलनम्बर..... ई-मेल .....	
3	बिड सूचना क्रमांक व दिनांक	...../2026-27 दिनांक.....	
4	बिड की अनुमानित लागत	रु. .... /-	
6	बिड प्रस्तुत करने की अन्तिम तिथि व समय	दिनांक ..... समय:- ..... पीएम	
7	तकनीकी बोली खोलने की दिनांक व समय	दिनांक ..... समय:- ..... पीएम	
8	बोली प्रपत्र शुल्क राशि रु 500/- D.D.	DD No. Date :-	
9	बोली प्रतिभूति राशि (अनुमानित राशि का 2 प्रतिशत) रु..... /-	DD No. Date :-	
10	RISL Fees रु 500/- D.D. द्वारा	DD No. Date :-	
11	फर्म का जीएसटी रजिस्ट्रेशन नम्बर (प्रति संलग्न करें)		
12	फर्म का पेन कार्ड नम्बर (प्रति संलग्न करें)		
13	बैंक का नाम एवं बैंक खाता संख्या मय आईएफएससी कोड	बैंक का नाम.....खाता संख्या..... आईएफएससी कोड.....	
14	गत तीन वर्षों का औसत टर्नओवर राशि रु 05 लाख रु. (वर्ष 2023-24, 2024-25 एवं 2025-26) सी.ए. द्वारा प्रमाणित, (प्रति संलग्न करें मय यूडीएन no )	औसत टर्नओवर..... ...(सीए द्वारा प्रमाणित) (प्रति संलग्न है)	
15	गत 3 वित्तीय वर्ष 2023-24, 2024-25 एवं 2025-26 में केंद्र/राज्य के राजकीय	क्रयादेश एवं संतोषजनक कार्य संपादन का प्रमाण पत्र की प्रति संलग्न करें।	

Brijesh

Brijesh

Mitesh Chhara

Vin Sharma  
TOSHB

	विभाग/उपक्रम/स्वा0 संस्थाए/परियोजना/बोर्ड/समिति/आयोग/शिक्षण संस्था/बैंको में कुल 05.00 लाख रू. या अधिक संबंधित सामग्रीआपूर्ति कराये जाने का प्रमाण पत्र ।		
16	अपेक्षित दस्तावेज एवं चैक लिस्ट के अनुसार सभी एनेक्सर एवं अन्य आवश्यक दस्तावेज ।	संलग्न है।	
17	बिड के साथ संलग्न किये गये सभी शर्तों पर शर्त स्वीकार किये जाने हेतु बोली दाता द्वारा हस्ताक्षर कर दिये गये हैं।	संलग्न है।	

नोट:-

1. बोलीदाता फर्म पार्टनरशिप फर्म होने की स्थिति पर साझेदारी विलेख तथा कम्पनी की स्थिति में कम्पनी ऑफ रजिस्ट्रार का प्रमाणित विलेख/दस्तावेज संलग्न करें।
2. फर्म के परिसर/दुकान/कार्यशाला/गोदाम का सही पता जिस का आवश्यकता होने पर उपापन समिति द्वारा निरीक्षण किया जा सके।
3. उपापन समिति/जिला कलक्टर बोली की किसी भी शर्त को किसी भी स्तर पर संशोधन करने/हटाने अथवा नई शर्त जोड़ने के लिए स्वतंत्र होगा।
4. क्रयादेश जारी करने के दिनांक से 30 दिवस की अवधि के भीतर फर्म द्वारा सामग्री की आपूर्ति, स्थापना एवं कर्मिशनिंग करनी होगी। निर्धारित समय तक आपूर्ति नहीं करने पर परिसमापित नुकसानी की नियमानुसार कटौती की जा सकती है।
5. मैं/हम, निविदा सूचना एवं इस प्रपत्र में दी गयी सभी शर्तों से सहमत हूँ/हैं। इसके सभी पृष्ठों पर उल्लिखित शर्तों को हमारे द्वारा स्वीकार किये जाने के प्रमाण में मैंने/हमने हस्ताक्षर किये हैं। हम राज्य सरकार के उपापन संबंधी अधिनियम/नियम आदेश से आबद्ध होना स्वीकार करते हैं। यदि मेरे द्वारा प्रस्तुत कोई तथ्य गलत/मिथ्यापूर्ण पाया जाता है तो मैं उसके लिए पूर्ण रूप से जिम्मेदार रहूंगा।

(बोलीदाता के हस्ताक्षर)  
मय सील

श्री/श्रीमती

Kishor

Mitesh Chhabra

Bhagat

Brijesh

# कार्यालय, प्राचार्य अभियांत्रिकी महाविद्यालय, धौलपुर

1. बोलीदाता से संबंधित सूचनाएं-

(बिड संख्या - .....)

Sr.No.	DETAILS		
1	Name of Bidder		
2	Business Category: (pl tick)	Corporation Partnership	Individual Limited Liability Partnership Sole Proprietorship Other, Pl Specify
3	Registration Number of Firm/Company (Also attach relevant certificate)		
4	Address of Correspondence		
5	Mobile No.		
6	GST NO.		
7	PAN NO.		
8	E-Mail Address		
9	<u>BANK DETAILS OF BIDDER</u>	Banker's name Branch Account type Account number/IFS Code	
10	Name of Authorised Signatory		
11	Moblie No. of Authorised Signatory		
12	E-mail ID of Authorised Signatory		
13	Whether Bidder is a Manufacturer or Authorised Dealer, if Bidder is a Authorised Dealer then Name of Brand/Brands		
14	Any other Details		
	Name _____	Signature of the Bidder with Seal	

\* Attach separate sheet for details, where required. In case of authorized representative signing this document enclose copy of the authority letter.

Bilgsta, Brijesh Mishra Prakash

9

काता  
१०

# कार्यालय, प्राचार्य अभियांत्रिकी महाविद्यालय, धौलपुर

## Electronics Engineering लैब उपकरण हेतु तकनीकी स्पेशिफिकेशन-

### A- Power Electronics Lab

S. No.	NAME OF ITEM	SPECIFICATION	QTY.	Make/Trade/Mark/Brand/Modal	Compliances Yes/No
1.	STATIC CHARACTERISTICS OF POWER TRANSISTOR	<p><b>STATIC CHARACTERISTICS OF POWER TRANSISTOR</b></p> <p><b>2. Technical Parameters</b></p> <p><b>2.1 Digital Instrumentation</b></p> <ul style="list-style-type: none"> <li>• DC Voltmeter (Low Range): 0 to 20 V DC approx, digital display.</li> <li>• DC Voltmeter (High Range): 0 to 200 V DC approx, digital display.</li> <li>• DC Ammeter: 0 to 200 mA DC approx, digital display.</li> <li>• Accuracy: <math>\pm 1.5\%</math> of full scale or better.</li> </ul> <p><b>2.2 Built-in Power Supplies</b></p> <ul style="list-style-type: none"> <li>• Variable DC Supply 1: 0 to 10 V DC approx, 150 mA or better, IC regulated.</li> <li>• Variable DC Supply 2: 0 to 30 V DC approx, 150 mA or better, IC regulated.</li> <li>• Line/Load Regulation: <math>\pm 1\%</math> or better.</li> <li>• Input Power: 230 V AC <math>\pm 10\%</math> approx, 50 Hz single phase.</li> </ul> <p><b>2.3 On-Board Components &amp; Circuit Modules</b></p> <ul style="list-style-type: none"> <li>• Power Semiconductor Device: 2N3055 Power Transistor or better / equivalent, panel-mounted.</li> <li>• Pulse Width Modulation Module: Dedicated IC-based PWM pulse generator circuit.</li> <li>• Manual Controls: <ul style="list-style-type: none"> <li>○ Potentiometer for output voltage control.</li> <li>○ Potentiometer for PWM duty cycle control.</li> <li>○ Potentiometer for PWM frequency control.</li> </ul> </li> <li>• Load Network: Built-in power resistors or better configured for load simulation.</li> </ul> <p><b>3. Construction &amp; Safety Features</b></p> <p><b>3.1 Panel &amp; Enclosure</b></p> <ul style="list-style-type: none"> <li>• Front Panel: High-grade, high-insulation PCB sheet or better.</li> <li>• Mimic Diagram: Clear printing of circuit schematic symbols and block diagrams or better.</li> <li>• Enclosure: Housed in an ABS plastic molded cabinet or better.</li> <li>• Dimensions: 12" x 8" approx.</li> </ul> <p><b>3.2 Electrical Safety &amp; Interconnections</b></p> <ul style="list-style-type: none"> <li>• Overload Protection: Accessible fuse assembly for short-circuit protection or better.</li> <li>• Physical Protection: Protective cover or better included.</li> <li>• Terminals: 2mm colored sockets or better for all circuit connections.</li> </ul>	01		

क्रिया  
To sup

Vishu

Pradeep

Pradeep

Pradeep

		<p><b>4. Accessories &amp; Documentation</b></p> <ul style="list-style-type: none"> <li>• <b>Interconnectors:</b> Compatible 2mm patch cords, 10 nos. approx.</li> <li>• <b>Documentation:</b> Comprehensive instructional manual or better with experimental procedures.</li> </ul>			
2.	SCR CHARACTERISTICS TRAINER	<p><b>SCR CHARACTERISTICS TRAINER</b></p> <p><b>Technical Specifications</b></p> <ul style="list-style-type: none"> <li>• <b>DC Outputs:</b> Dual independent outputs providing 0-5V DC, 150mA, and 0-30V DC, 150mA, continuously variable via on-board potentiometers, IC regulated or better.</li> <li>• <b>AC Input:</b> Should be 230V <math>\pm</math>10% AC, 50Hz, delivered via a standard 3-pin computer-type power socket with an integrated mains fuse.</li> <li>• <b>Active Components:</b> On-board Silicon Controlled Rectifier (SCR) type TYN604 or equivalent.</li> <li>• <b>Front Panel:</b> Should be constructed from high-grade insulated substrate featuring high-contrast, permanent silk-screened circuit schematics and standard power electronic symbols.</li> <li>• <b>Enclosure:</b> Should be a durable, impact-resistant ABS plastic housing or equivalent.</li> <li>• <b>Dimensions:</b> Approximately 12" x 8" or equivalent benchtop footprint.</li> <li>• <b>Interconnections:</b> High-quality safety terminal sockets with matching stackable 4mm patch cords or better.</li> <li>• <b>Protection:</b> Dedicated user-accessible fuses for both short-circuit and overcurrent protection.</li> <li>• <b>Documentation:</b> Should be supplied with a comprehensive operation manual outlining step-by-step SCR characteristics and power supply control experiment procedures.</li> </ul>	01		
3.	Triac & DIAC Characteristics Trainer	<p><b>Triac &amp; DIAC Characteristics Trainer</b></p> <p><b>Technical Specification: -</b></p> <ul style="list-style-type: none"> <li>• <b>Analog/Digital Instrumentation:</b> Integrated analog /Digital display meters featuring a Ammeter 500uA DC, Ammeter 50mA DC , Analog Voltmeter 3V/45V DC or equivalent instrumentation suite</li> <li>DC IC Regulated Power Supply 0-5V DC, 150mA.</li> <li>DC IC Regulated Supply Power 0-45V DC, 150mA.</li> <li><b>AC Input:</b> Should be 230V <math>\pm</math>10% AC, 50Hz, delivered via a standard 3-pin computer-type power socket with an integrated mains fuse</li> <li>• <b>Active Components:</b> On-board TRIAC BT136 , DIAC DB3 , Voltage Control through Potentiometer.</li> <li>• <b>Front Panel:</b> Should be constructed from high-grade insulated substrate featuring high-contrast, permanent silk-screened circuit schematics and standard power electronic symbols.</li> <li>• <b>Enclosure:</b> Should be a durable, impact-resistant ABS plastic housing or equivalent.</li> <li>• <b>Dimensions:</b> Approximately 12" x 8" or equivalent benchtop footprint.</li> <li>• <b>Interconnections:</b> High-quality safety terminal sockets with matching stackable 4mm patch cords or better.</li> <li>• <b>Protection:</b> Dedicated user-accessible fuses for both short-circuit and overcurrent protection.</li> <li>• <b>Documentation:</b> Should be supplied with a comprehensive</li> </ul>	01		

Bhagat, Brave Mileed. chet JuShm श्रीराम  
TORUP

		operation manual outlining step-by-step Triac & DIAC characteristics and power supply control experiment procedures.			
4.	CHARACTERISTICS OF IGBT AND MOSFET	<p><b>CHARACTERISTICS OF IGBT AND MOSFET</b></p> <p><b>Technical Specifications</b></p> <ul style="list-style-type: none"> <li>• <b>Digital Instrumentation:</b> Integrated digital display meters featuring a 20V DC Voltmeter, a 200V DC Voltmeter, and a 200mA DC Ammeter, <b>or equivalent</b> instrumentation suite.</li> <li>• <b>DC Outputs:</b> Dual independent outputs providing 0-10V DC, 150mA, and 0-30V DC, 150mA, continuously variable via on-board potentiometers, IC regulated <b>or better</b>.</li> <li>• <b>AC Input:</b> <b>Should be</b> 230V <math>\pm</math>10% AC, 50Hz mains power supply.</li> <li>• <b>On-Board Control Circuits:</b> Pulse Width Modulation (PWM) pulse generator circuit with dedicated panel potentiometers for independent frequency and duty cycle control, <b>or equivalent</b>.</li> <li>• <b>Active Components:</b> Two Insulated-Gate Bipolar Transistors (IGBT) type 25N120 and two Metal-Oxide-Semiconductor Field-Effect Transistors (MOSFET) type IRF540, <b>or equivalent</b>.</li> <li>• <b>Load Block:</b> Array of on-board power resistors configured for load application experiments, <b>or equivalent</b>.</li> <li>• <b>Front Panel &amp; Safety:</b> <b>Should be</b> constructed from high-grade insulated substrate featuring high-contrast silk-screened schematics, standard symbols, and a dedicated physical protective cover <b>or better</b>.</li> <li>• <b>Enclosure:</b> <b>Should be</b> a durable, impact-resistant ABS plastic housing <b>or equivalent</b>.</li> <li>• <b>Dimensions:</b> Approximately 12" x 8" <b>or equivalent</b> benchtop footprint.</li> <li>• <b>Interconnections:</b> 2mm shrouded/insulated colour-coded safety sockets with matching stackable patch cords <b>or better</b>.</li> <li>• <b>Protection:</b> Overcurrent and short-circuit protection via an easily accessible fuse system.</li> <li>• <b>Documentation:</b> <b>Should be</b> supplied with a comprehensive operation manual outlining step-by-step IGBT/MOSFET characteristics and PWM control experiment procedures.</li> </ul>	01		
5.	UJT Static Emitter Characteristics	<p><b>UJT Static Emitter Characteristics</b></p> <p><b>Technical Specification: -</b></p> <ul style="list-style-type: none"> <li>• Isolated AC Power Supply 24-0-24V,1A</li> <li>• Operated on Mains power 230V, 50Hz <math>\pm</math>10%</li> <li>• <b>Active Components:</b> SCR TYN604 Assembly (2Bit) , Resistive Load (12V Lamp) , UJT 2N2646 , 555 IC , SL100 , Pulse Transformer:1:1:1 , Firing Angle Control through Potentiometer , Diodes, Capacitors and Resistors , 24V Lamp Load 1Nos.</li> <li>• <b>Physical &amp; Design Features</b></li> <li>• <b>Enclosure:</b> Impact-resistant ABS Plastic cabinet</li> <li>• <b>Dimensions:</b> Approx. 12" x 8" footprint</li> <li>• <b>Front Panel:</b> High-grade insulated PCB sheet</li> <li>• <b>Graphics:</b> Wear-resistant schematic circuits and</li> <li>• <b>Interconnections &amp; Accessories</b></li> <li>• <b>Terminals:</b> 2mm insulated color-coded sockets</li> <li>• <b>Patch Cords:</b> 2mm molded stackable cables included</li> <li>• <b>Manual:</b> Comprehensive user and instruction manual</li> </ul>	01		

*Kritika To 100%*

*Milind datta* *Yashwanth* *Brijesh*

*Palgath*

6.	SCR FIRING TECHNIQUE S (R, RC, UJT)	<p><b>SCR FIRING TECHNIQUES (R, RC, UJT)</b></p> <p><b>Technical Specifications</b></p> <ul style="list-style-type: none"> <li>• <b>AC Output:</b> Isolated AC power supply providing 12V-0-12V, 250mA or better.</li> <li>• <b>AC Input:</b> Should be 230V <math>\pm</math>10% AC, 50Hz, delivered via a standard 3-pin computer-type power socket with an integrated mains fuse.</li> <li>• <b>Power Electronics Components:</b> On-board Silicon Controlled Rectifier (SCR) type TYN604, a 2-bit SCR assembly block, and an integrated load bank adjustable via a rotary selection switch, or equivalent.</li> <li>• <b>On-Board Firing Circuits:</b> Built-in, selectable triggering circuits supporting Resistance (R) firing, Resistance-Capacitance (RC) firing, and Unijunction Transistor (UJT) firing techniques, or equivalent.</li> <li>• <b>Front Panel:</b> Should be constructed from high-grade insulated substrate featuring high-contrast, permanent silk-screened circuit schematics and standard power electronics schematic symbols.</li> <li>• <b>Enclosure:</b> Should be a durable, impact-resistant ABS plastic housing or equivalent.</li> <li>• <b>Dimensions:</b> Approximately 12" x 10" or equivalent benchtop footprint.</li> <li>• <b>Interconnections:</b> 2mm shrouded/insulated colour-coded safety sockets with matching stackable patch cords or better.</li> <li>• <b>Protection:</b> User-accessible fuse system for robust short-circuit and overcurrent protection.</li> <li>• <b>Documentation:</b> Should be supplied with a comprehensive operation manual outlining step-by-step SCR gate triggering and phase control experiment procedures.</li> </ul>	01		
7.	THREE PHASE UNCONTROLLED RECTIFIER TRAINER	<p><b>THREE PHASE UNCONTROLLED RECTIFIER TRAINER</b></p> <p><b>Technical Specifications</b></p> <ul style="list-style-type: none"> <li>• <b>Isolated Outputs:</b> Variable isolated output supply providing 0-440V / 110V AC at 1A rating or better.</li> <li>• <b>AC Input:</b> Should be 440V <math>\pm</math>10% AC, 50Hz, three-phase mains supply.</li> <li>• <b>Mains Indication:</b> Should be equipped with 25mm Red-Yellow-Blue (RYB) LED lamps for visible three-phase power line status monitoring.</li> <li>• <b>Digital Instrumentation:</b> Integrated digital display meters featuring a 2000V AC Voltmeter, a 2000V DC Voltmeter, and a 2A DC Ammeter, or equivalent measurement instrumentation.</li> <li>• <b>Power Components:</b> Three high-power diodes or equivalent structural silicon rectifier assembly mounted on the panel.</li> <li>• <b>Experimental Load:</b> Built-in or connectable rheostat module serving as a variable resistive power load block, or equivalent.</li> <li>• <b>Front Panel &amp; Test Points:</b> Should be constructed from high-grade insulated substrate featuring permanent high-contrast circuit schematics, standard electrical symbols, and 4mm insulated safety test point sockets for high-voltage measurements.</li> <li>• <b>Enclosure:</b> Should be a heavy-duty, rugged metal cabinet enclosure or equivalent industrial-grade housing.</li> <li>• <b>Dimensions:</b> Approximately 18" x 12" or equivalent benchtop footprint.</li> </ul>	01		

13

Blogs, Project Milal Chak Vishu Kidder To App

		<ul style="list-style-type: none"> <li>• <b>Interconnections:</b> Heavy-duty 4mm shrouded/insulated colour-coded safety patch cords and matching sockets <b>or better</b>.</li> <li>• <b>Protection:</b> Overcurrent and short-circuit protection via an integrated, user-accessible 3-pole Miniature Circuit Breaker (MCB) <b>or better</b>.</li> <li>• <b>Documentation:</b> <b>Should be</b> supplied with a comprehensive operation manual outlining step-by-step high-voltage rectification and power diode performance experiment procedures.</li> </ul>			
8.	SCR SINGLE PHASE CONTROLLED RECTIFIER TRAINER	<p><b>SCR SINGLE PHASE CONTROLLED RECTIFIER TRAINER</b></p> <p><b>Technical Specifications</b></p> <ul style="list-style-type: none"> <li>• <b>Analog/Digital Instrumentation:</b> Integrated analog/Digital display meters featuring a 30V DC Voltmeter and a 250mA DC Ammeter, <b>or equivalent</b> instrumentation suite.</li> <li>• <b>Isolated Output:</b> Isolated AC power supply providing 15V-0-15V at a 250mA rating <b>or better</b>.</li> <li>• <b>AC Input:</b> <b>Should be</b> 230V <math>\pm</math>10% AC, 50Hz, delivered via a standard 3-pin computer-type power socket with an integrated mains fuse.</li> <li>• <b>On-Board Firing Circuits:</b> Built-in AC phase control circuit utilizing an RC firing technique, <b>or equivalent</b>.</li> <li>• <b>Power Components:</b> On-board Silicon Controlled Rectifier (SCR) type TYN604 <b>or equivalent</b>.</li> <li>• <b>Experimental Load Blocks:</b> Integrated dual-load setup containing a 12V DC motor equipped with a fan for inductive load testing, alongside a 5W variable resistor block adjustable via a rotary selection switch, <b>or equivalent</b>.</li> <li>• <b>Front Panel &amp; Safety:</b> <b>Should be</b> constructed from high-grade insulated substrate featuring high-contrast silk-screened schematics, standard symbols, and a dedicated physical protective cover <b>or better</b>.</li> <li>• <b>Enclosure:</b> <b>Should be</b> a rugged metal cabinet housing <b>or equivalent</b>.</li> <li>• <b>Dimensions:</b> Approximately 12" x 8" <b>or equivalent</b> benchtop footprint.</li> <li>• <b>Interconnections:</b> 2mm shrouded/insulated colour-coded safety sockets with matching stackable patch cords <b>or better</b>.</li> <li>• <b>Protection:</b> User-accessible fuse system for robust short-circuit and overcurrent protection.</li> <li>• <b>Documentation:</b> <b>Should be</b> supplied with a comprehensive operation manual outlining step-by-step SCR phase control, inductive load, and resistive load experiment procedures.</li> </ul>	01		
9.	SCR SINGLE PHASE HALF-FULL CONTROLLED BRIDGE CONVERTER TRAINER	<p><b>SCR SINGLE PHASE HALF-FULL CONTROLLED BRIDGE CONVERTER TRAINER</b></p> <p><b>Technical Specifications</b></p> <ul style="list-style-type: none"> <li>• <b>Digital Instrumentation:</b> Integrated digital display instrumentation suite comprising a 2000V AC Voltmeter, a 2000V DC Voltmeter, and a 2A DC Ammeter, <b>or equivalent</b>.</li> <li>• <b>DC &amp; Isolated Outputs:</b> Built-in dual-output supply providing a +15V DC, 150mA rail, alongside a variable isolated supply delivering 0-220V AC or 24V AC at a 1A current rating, <b>or better</b>.</li> <li>• <b>AC Input:</b> <b>Should be</b> 230V <math>\pm</math>10% AC, 50Hz, delivered via a standard 3-pin computer-type power socket with an integrated mains fuse.</li> <li>• <b>On-Board Firing Circuits:</b> Built-in AC phase control circuit driven by an adjustable gate control firing network, <b>or</b></li> </ul>	01		

Krishna  
to RMP

Prakash

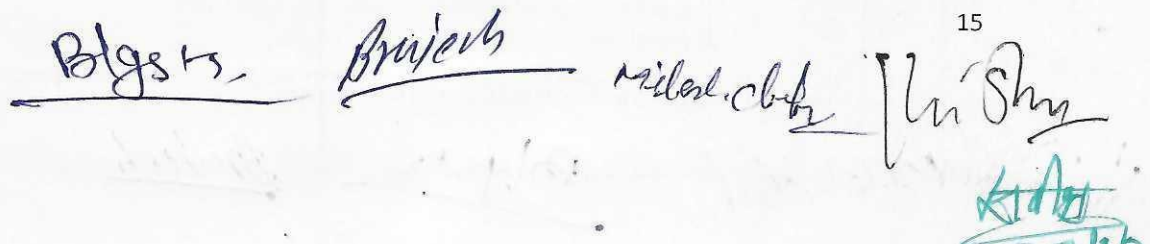
Prakash

Balraj

Milind

		<p>equivalent.</p> <ul style="list-style-type: none"> <li>• <b>Power Components:</b> Panel-mounted Silicon Controlled Rectifier (SCR) type TYN604, along with rectifier diodes type 1N5408 and BA159, <b>or equivalent.</b></li> <li>• <b>Experimental Load Blocks:</b> Integrated dual-load system containing a 1W inductive load module alongside a 20W resistive load module composed of a lamp and high-power resistor network, <b>or equivalent.</b></li> <li>• <b>Front Panel &amp; Test Points:</b> <b>Should be</b> constructed from high-grade insulated substrate featuring high-contrast silk-screened schematics, standard symbols, a dedicated physical protective cover, and 4mm insulated safety test point sockets for high-voltage measurements, <b>or better.</b></li> <li>• <b>Enclosure:</b> <b>Should be</b> a rugged metal cabinet housing <b>or equivalent.</b></li> <li>• <b>Dimensions:</b> Approximately 15" x 11" <b>or equivalent</b> benchtop footprint.</li> <li>• <b>Interconnections:</b> Mix of 2mm and 4mm shrouded/insulated colour-coded safety sockets with matching stackable patch cords <b>or better.</b></li> <li>• <b>Protection:</b> User-accessible fuse system for robust short-circuit and overcurrent protection.</li> <li>• <b>Documentation:</b> <b>Should be</b> supplied with a comprehensive operation manual outlining step-by-step gate firing, phase control, and mixed-load testing procedures.</li> </ul>			
10.	70 MHz 2 Ch Digital Storage Oscilloscope	<p><b>70 MHz 2 Ch Digital Storage Oscilloscope</b></p> <p>Bandwidth : 70 MHz  Number of Channel : 2 Analog Channel  Maximum Sample Rate : 2 GSa/s  Calculated rise time (10 to 90%) : <math>\leq 3.5</math> ns  Time Base Range : 5 ns/div to 50 sec/div  Time base accuracy : 50 ppm or higher  Memory Depth : 2M  Waveform update Rate : <math>\geq 200,000</math> or higher  Vertical Sensitivity range should be 500<math>\mu</math>V/Div to 10 V/div  Vertical Resolution should be 8 Bits  Display must be <math>\geq 7</math> inch  Trigger Selection should have Edge, pulse width, video, pattern/state, Setup and hold, Rise/fall time and Digital Voltmeter and Frequency Counter should be available.  Digital voltmeter and 5 – digit frequency counter upto scope bandwidth should be available, inbuilt array of training signals with lab guide  Automatic Measurement of More than 30+ automatic measurement function should be available along with math function.  Passive Probes of 2 Passive Probe should be provided with oscilloscope and have selectable 10:1 and 1:1 attenuation.  PC Interface should available with USB and LAN Interface and compatible software to connect and control the instrument and to build custom test sequence with the integrated test flow app to automate and visualize test result without the need for instrument programming  Warranty Should have standard 3 Years warranty with 5 years calibration interval  Manufacture should have its own NABL accredited service center and calibration lab in India</p>	01		
11.	Digital Multimeter	Digital Multimeter	01		

15

B/gs 15      Bravech      midal.cbh      Lu Shu  


	<ul style="list-style-type: none"> <li>• <b>Type &amp; Display:</b> True RMS (TRMS), 3½ digit LCD, 4000 counts, auto-backlight.</li> <li>• <b>Ranging:</b> Automatic with manual override.</li> <li>• <b>Functions:</b> Data Hold, Relative Measurement (REL Δ), Diode Test, Continuity Buzzer (&lt;50Ω).</li> <li>• <b>Safety &amp; Protection:</b> CAT II 600V / CAT III 300V, fuse-protected current lines, ≥10MΩ input impedance.</li> <li>• <b>Power:</b> 3.0V (2x AAA batteries) with Auto Power-Off and low-battery indicator.</li> </ul> <p><b>2. Measurement Ranges &amp; Accuracy</b></p> <ul style="list-style-type: none"> <li>• <b>DC Voltage:</b> 400mV to 1000V   ±(0.5% + 3 dgt)</li> <li>• <b>AC Voltage:</b> 4V to 750V   ±(1.0% + 3 dgt)</li> <li>• <b>DC Current:</b> 40mA to 10A   ±(0.8% + 3 dgt)</li> <li>• <b>AC Current:</b> 40mA to 10A   ±(1.0% + 3 dgt)</li> <li>• <b>Resistance:</b> 400Ω to 40MΩ   ±(0.5% + 3 dgt)</li> <li>• <b>Capacitance:</b> 40nF to 4000μF   ±(3.5% + 4 dgt)</li> <li>• <b>Frequency:</b> 10Hz to 4MHz   ±(1.5% + 3 dgt)</li> <li>• <b>Duty Cycle:</b> 0.1% to 99.9%   ±(0.1% + 3 dgt)</li> </ul> <p><b>Accessories</b></p> <ul style="list-style-type: none"> <li>• <b>Enclosure:</b> Pocket-sized handheld body with protective holster and 4mm shrouded jacks.</li> <li>• <b>Kit Includes:</b> Test leads, carrying pouch, user manual, and 2x AAA batteries.</li> </ul>			
--	---	--	--	--

### B: Digital Electronics

S. No.	NAME OF ITEM	SPECIFICATION	QTY.	Make/Trade/Mark/Brand/Modal	Compliances Yes/No
1.	LOGIC GATE TRAINER USING TTL IC	<p><b>LOGIC GATE TRAINER USING TTL IC</b></p> <p><b>Technical Specifications</b></p> <ul style="list-style-type: none"> <li>• <b>DC Output:</b> +5V DC, 150mA, IC regulated <b>or better</b>.</li> <li>• <b>AC Input:</b> <b>Should be</b> 230V ±10% AC, 50Hz.</li> <li>• <b>Logic Inputs:</b> Three independent TTL logic level switches (High/Low) <b>or equivalent</b>, featuring individual status LEDs and terminal outputs.</li> <li>• <b>Logic Indicators:</b> Two independent buffered LED indicators <b>or equivalent</b> for high/low logic level status monitoring.</li> <li>• <b>On-Board Logic Gates:</b> Built-in circuits covering OR, AND, NOT, NAND, NOR, EX-NOR, and EX-OR gates, <b>or equivalent</b> comprehensive logic gates block.</li> <li>• <b>Front Panel:</b> <b>Should be</b> constructed from high-grade insulated substrate featuring high-contrast, permanent silk-screened circuit schematics and standard logic symbols.</li> <li>• <b>Enclosure:</b> <b>Should be</b> a durable, impact-resistant ABS plastic housing <b>or equivalent</b>.</li> <li>• <b>Dimensions:</b> Approximately 10" x 8" <b>or equivalent</b> benchtop footprint.</li> <li>• <b>Interconnections:</b> 4mm shrouded/insulated colour-coded safety sockets with matching stackable patch cords <b>or better</b>.</li> <li>• <b>Documentation:</b> <b>Should be</b> supplied with a comprehensive operation manual outlining step-by-step digital logic experiment procedures.</li> </ul>	01		
2.	NAND and	NAND and NOR as Universal Gate Trainer	01		

*Handwritten note:* Kit to

*Handwritten signatures and notes:* Mishra, Mittal, Chak, Projects, Project

	NOR as Universal Gate Trainer	<p><b>Technical Specifications</b></p> <ul style="list-style-type: none"> <li>• <b>DC Output:</b> +5V DC, 150mA, IC regulated <b>or better.</b></li> <li>• <b>AC Input:</b> Should be 230V ±10% AC, 50Hz.</li> <li>• <b>Logic Inputs:</b> Four independent TTL logic level switches (High/Low) <b>or equivalent</b>, featuring individual status LEDs and terminal outputs.</li> <li>• <b>Logic Indicators:</b> Two independent buffered LED indicators <b>or equivalent</b> for high/low logic level status monitoring.</li> <li>• <b>On-Board Logic Gates:</b> Built-in circuits for NAND and NOR gates configured for multi-operation experimentation, <b>or equivalent.</b></li> <li>• <b>Front Panel:</b> Should be constructed from high-grade insulated substrate featuring high-contrast, permanent silk-screened circuit schematics and standard logic symbols.</li> <li>• <b>Enclosure:</b> Should be a durable, impact-resistant ABS plastic housing <b>or equivalent.</b></li> <li>• <b>Dimensions:</b> Approximately 12" x 8" <b>or equivalent</b> benchtop footprint.</li> <li>• <b>Interconnections:</b> 2mm shrouded/insulated colour-coded safety sockets with matching stackable patch cords <b>or better.</b></li> <li>• <b>Documentation:</b> Should be supplied with a comprehensive operation manual outlining step-by-step universal gate experiment procedures.</li> </ul>			
3.	SOP And POS Implementation Trainer	<p><b>SOP And POS Implementation Trainer</b></p> <p><b>Technical Specification :</b></p> <ul style="list-style-type: none"> <li>• Stand-alone system</li> <li>• Easy illustration of different types of canonical forms</li> <li>• LEDs for visual indication of input and output logic states</li> <li>• SPDT switches for input logic selection</li> </ul> <p><b>SCOPE OF LEARNING:-</b></p> <ul style="list-style-type: none"> <li>• Study of Boolean function in different canonical forms</li> <li>• Study of Quince Musky method and realize its NOR-OR</li> <li>• Implementation</li> </ul> <p><b>TECHNICAL SPECIFICATIONS:-</b></p> <ul style="list-style-type: none"> <li>• DC Power Supply : +5V DC</li> <li>• Logic levels</li> <li>• +5V : High (Logic 1)</li> <li>• 0V : Low (Logic 0)</li> <li>• LED Indication : LED will be ON for logic high or '1' state and will be OFF for logic low or '0' state.</li> </ul>	01		
4.	4-BIT BINARY ADDER AND SUBTRACTOR TRAINER	<p><b>4-BIT BINARY ADDER AND SUBTRACTOR TRAINER</b></p> <p><b>Technical Specifications</b></p> <ul style="list-style-type: none"> <li>• <b>DC Output:</b> +5V DC, 150mA, IC regulated <b>or better.</b></li> <li>• <b>AC Input:</b> Should be 230V ±10% AC, 50Hz.</li> <li>• <b>Logic Inputs:</b> Eight independent TTL logic level switches (High/Low) <b>or equivalent</b>, featuring individual status LEDs and terminal outputs.</li> <li>• <b>Logic Indicators:</b> Five independent buffered LED indicators <b>or equivalent</b> for high/low logic level status monitoring.</li> <li>• <b>On-Board Logic Gates:</b> Built-in circuits for AND, OR, and NOT gates configured for multi-operation experimentation, <b>or equivalent.</b></li> <li>• <b>Arithmetic Circuit:</b> Integrated 4-bit binary full adder circuit using IC 7483 <b>or equivalent.</b></li> <li>• <b>Front Panel:</b> Should be constructed from high-grade</li> </ul>	01		

Boogs      Bricks      17      17      17

		<p>insulated substrate featuring high-contrast, permanent silk-screened circuit schematics and standard logic symbols.</p> <ul style="list-style-type: none"> <li>• <b>Enclosure:</b> Should be a durable, impact-resistant ABS plastic housing, wooden cabinet, or equivalent.</li> <li>• <b>Dimensions:</b> Approximately 12" x 8" or equivalent benchtop footprint.</li> <li>• <b>Interconnections:</b> 2mm shrouded/insulated colour-coded safety sockets with matching stackable patch cords or better.</li> <li>• <b>Documentation:</b> Should be supplied with a comprehensive operation manual outlining step-by-step logic and adder experiment procedures.</li> </ul>			
5.	4 BIT PARALLEL ADDER SUBTRACTOR	<p><b>4 BIT PARALLEL ADDER SUBTRACTOR</b></p> <p><b>Technical Parameters</b></p> <p><b>1 Internal Power Supplies</b></p> <ul style="list-style-type: none"> <li>• <b>On-Board DC Supply:</b> +5V DC approx, 1A or better, IC regulated.</li> <li>• <b>Input Mains Power:</b> 230V AC <math>\pm 10\%</math> approx, 50Hz single phase.</li> </ul> <p><b>2 Built-in Logic Elements &amp; IC Modules</b></p> <ul style="list-style-type: none"> <li>• <b>On-Board Basic Logic Gates:</b> <ul style="list-style-type: none"> <li>○ OR Gates: 4 Nos. or better.</li> <li>○ AND Gates: 4 Nos. or better.</li> <li>○ NOT Gates: 6 Nos. or better.</li> <li>○ NAND Gates: 4 Nos. or better.</li> <li>○ NOR Gates: 4 Nos. or better.</li> <li>○ EX-OR Gates: 4 Nos. or better.</li> </ul> </li> <li>• <b>Arithmetic Circuit Modules:</b> Hardware blocks using 7483 IC (or equivalent / better) to realize: <ul style="list-style-type: none"> <li>1. Full Adder functionality.</li> <li>2. Full Subtractor functionality.</li> </ul> </li> <li>• <b>Sequential Logic Modules:</b> <ul style="list-style-type: none"> <li>○ JK Flip-Flops (using 7476 IC or equivalent / better): 2 Nos.</li> <li>○ D Latches (using 7474 IC or equivalent / better): 2 Nos.</li> </ul> </li> </ul> <p><b>3 Interface, Indicators &amp; Signal Generators</b></p> <ul style="list-style-type: none"> <li>• <b>Logic Controls &amp; Monitors:</b> 8-Bit Logic Input switches and 8-Bit Logic Output LED status indicators or better.</li> <li>• <b>Numeric Display Module:</b> 4-Bit BCD-to-7-Segment display decoder system with dedicated inputs (A, B, C, D) or better.</li> <li>• <b>Clock Pulse Generators:</b> <ul style="list-style-type: none"> <li>○ Low Frequency Clock Generator: Variable from 1Hz to 10Hz approx or better.</li> <li>○ Mono Pulsar: Logic low frequency single pulse execution switch or better.</li> </ul> </li> <li>• <b>Integrated Testing &amp; Development Components:</b> <ul style="list-style-type: none"> <li>○ Component IC Socket: 20-Pin Zero Insertion Force (ZIF) socket or better.</li> <li>○ Continuity Tester: Audible buzzer indicator or better.</li> <li>○ Analog Control: 10K Ohm variable potentiometer/resistor or better.</li> </ul> </li> </ul> <p><b>4 Solderless Breadboard Area</b></p> <ul style="list-style-type: none"> <li>• <b>Type:</b> Large-size, heavy-duty, spring-loaded solderless breadboard system or better.</li> <li>• <b>Tie-Point Configuration:</b> Total 840 tie points approx or better, comprising: <ul style="list-style-type: none"> <li>○ 1 Terminal Strip (minimum 640 tie points).</li> <li>○ 2 Distribution Strips (minimum 100 tie points each).</li> </ul> </li> <li>• <b>Dimensions:</b> 55mm x 170mm approx.</li> </ul> <p><b>3. Physical Construction &amp; Safety Features</b></p> <p><b>3.1 Front Panel &amp; Enclosure</b></p> <ul style="list-style-type: none"> <li>• <b>Fascia Panel:</b> High-class insulated Printed Circuit Board</li> </ul>	01		

10

*Handwritten signature*

*Miloshchuk*

*Bruech*

*Blgm*

		<p>(PCB) sheet or <b>better</b>.</p> <ul style="list-style-type: none"> <li>• <b>Mimic Printing:</b> Clear, scratch-resistant circuit layouts, block schemes, and standard logic symbols or <b>better</b>.</li> <li>• <b>Enclosure Housing:</b> Rugged, impact-resistant molded ABS plastic cabinet or <b>better</b>.</li> <li>• <b>Cabinet Dimensions:</b> 12" x 10" <b>approx</b>.</li> </ul> <p><b>3.2 Terminals &amp; Overload Protection</b></p> <ul style="list-style-type: none"> <li>• <b>Test Points / Sockets:</b> 2mm brass sockets or <b>better</b> for secure electrical contact.</li> <li>• <b>System Protection:</b> Panel-mounted user-accessible fuse assembly for short-circuit protection or <b>better</b>.</li> </ul> <p><b>4. Accessories &amp; Documentation</b></p> <ul style="list-style-type: none"> <li>• <b>Interconnectors:</b> Compatible 2mm patch cords, provided in adequate quantity (20 nos. <b>approx</b> or <b>better</b>).</li> <li>• <b>Documentation:</b> Comprehensive step-by-step user instructional manual or <b>better</b>.</li> </ul>			
6.	MULTIPLEXER AND DEMULTIPLEXER TRAINER	<p><b>MULTIPLEXER AND DEMULTIPLEXER TRAINER</b></p> <p><b>Technical Specifications</b></p> <ul style="list-style-type: none"> <li>• <b>DC Output:</b> +5V DC, 150mA, IC regulated or <b>better</b>.</li> <li>• <b>AC Input:</b> Should be 230V ±10% AC, 50Hz.</li> <li>• <b>Logic Inputs:</b> Twenty-one independent TTL logic level switches (High/Low) or <b>equivalent</b>, featuring individual status LEDs and terminal outputs.</li> <li>• <b>Logic Indicators:</b> Sixteen independent buffered LED indicators or <b>equivalent</b> for high/low logic level status monitoring.</li> <li>• <b>On-Board Logic Gates:</b> Integrated circuit block for AND gate operations or <b>equivalent</b>.</li> <li>• <b>Multiplexing Circuitry:</b> On-board combinational circuit featuring Multiplexer IC 74150 and IC 74153 or <b>equivalent</b>.</li> <li>• <b>Demultiplexing Circuitry:</b> On-board combinational circuit featuring Demultiplexer IC 74154 and IC 74138 or <b>equivalent</b>.</li> <li>• <b>Front Panel:</b> Should be constructed from high-grade insulated substrate featuring high-contrast, permanent silk-screened circuit schematics and standard logic/IC symbols.</li> <li>• <b>Enclosure:</b> Should be a durable, impact-resistant ABS plastic housing or <b>equivalent</b>.</li> <li>• <b>Dimensions:</b> Approximately 12" x 8" or <b>equivalent</b> benchtop footprint.</li> <li>• <b>Interconnections:</b> 2mm shrouded/insulated colour-coded safety sockets with matching stackable patch cords or <b>better</b>.</li> <li>• <b>Documentation:</b> Should be supplied with a comprehensive operation manual outlining step-by-step multiplexer and demultiplexer experiment procedures.</li> </ul>	01		
7.	BINARY ENCODER AND DECODER TRAINER	<p><b>BINARY ENCODER AND DECODER TRAINER</b></p> <p><b>Technical Specifications</b></p> <ul style="list-style-type: none"> <li>• <b>DC Output:</b> +5V DC, 150mA, IC regulated or <b>better</b>.</li> <li>• <b>AC Input:</b> Should be 230V ±10% AC, 50Hz.</li> <li>• <b>Logic Inputs:</b> Ten independent TTL logic level switches (High/Low) or <b>equivalent</b>, featuring individual status LEDs and terminal outputs.</li> <li>• <b>Logic Indicators:</b> Ten independent buffered LED indicators or <b>equivalent</b> for high/low logic level status monitoring.</li> <li>• <b>Decoder Circuitry:</b> On-board combinational circuit featuring Decoder IC 7447 and IC 7442 or <b>equivalent</b>.</li> <li>• <b>Encoder Circuitry:</b> On-board combinational circuit featuring Encoder IC 74147 and IC 74148 or <b>equivalent</b>.</li> </ul>	01		

Blogs

Brunch

collected

Mr. Jm

10/10

		<ul style="list-style-type: none"> <li>• <b>On-Board Display:</b> Integrated Seven-Segment display unit, type LT542 or equivalent.</li> <li>• <b>Front Panel:</b> Should be constructed from high-grade insulated substrate featuring high-contrast, permanent silk-screened circuit schematics and standard logic/display symbols.</li> <li>• <b>Enclosure:</b> Should be a durable, impact-resistant ABS plastic housing, wooden cabinet, or equivalent.</li> <li>• <b>Dimensions:</b> Approximately 12" x 8" or equivalent benchtop footprint.</li> <li>• <b>Interconnections:</b> 2mm shrouded/insulated colour-coded safety sockets with matching stackable patch cords or better.</li> <li>• <b>Documentation:</b> Should be supplied with a comprehensive operation manual outlining step-by-step encoder, decoder, and display experiment procedures</li> </ul>		
8.	RS,D,T, JK MASTER SLAVE FLIP FLOP TRAINER	<b>RS,D,T, JK MASTER SLAVE FLIP FLOP TRAINER</b>  <b>Technical Specifications</b> <ul style="list-style-type: none"> <li>• <b>DC Output:</b> +5V DC, 150mA, IC regulated or better.</li> <li>• <b>AC Input:</b> Should be 230V ±10% AC, 50Hz.</li> <li>• <b>Logic Inputs:</b> Four independent TTL logic level switches (High/Low) or equivalent, featuring individual status LEDs and terminal outputs.</li> <li>• <b>Logic Indicators:</b> Two independent buffered LED indicators or equivalent for high/low logic level status monitoring.</li> <li>• <b>Triggering Clock:</b> On-board manual pulser circuit or equivalent to provide manual pulses for triggering operations.</li> <li>• <b>Flip-Flop Circuits:</b> On-board experimental circuit blocks featuring IC 7473 for JK/T-type flip-flops and IC 7474 for D-type flip-flops, or equivalent.</li> <li>• <b>Discrete Logic Flip-Flops:</b> On-board RS flip-flop circuit and JK Master-Slave flip-flop circuit implemented using TTL gates, or equivalent.</li> <li>• <b>Front Panel:</b> Should be constructed from high-grade insulated substrate featuring high-contrast, permanent silk-screened circuit schematics and standard logic/flip-flop symbols.</li> <li>• <b>Enclosure:</b> Should be a durable, impact-resistant ABS plastic housing, wooden cabinet, or equivalent.</li> <li>• <b>Dimensions:</b> Approximately 12" x 8" or equivalent benchtop footprint.</li> <li>• <b>Interconnections:</b> 2mm shrouded/insulated colour-coded safety sockets with matching stackable patch cords or better.</li> <li>• <b>Documentation:</b> Should be supplied with a comprehensive operation manual outlining step-by-step sequential logic and flip-flop experiment procedures.</li> </ul>	01	
9.	SYNCHRONOUS AND ASYNCHRONOUS COUNTER TRAINER	<b>SYNCHRONOUS AND ASYNCHRONOUS COUNTER TRAINER</b>  <b>Technical Specifications</b> <ul style="list-style-type: none"> <li>• <b>DC Output:</b> +5V DC, 150mA, IC regulated or better.</li> <li>• <b>AC Input:</b> Should be 230V ±10% AC, 50Hz.</li> <li>• <b>Logic Inputs:</b> Four independent TTL logic level switches (High/Low) or equivalent, featuring individual status LEDs and terminal outputs.</li> <li>• <b>Logic Indicators:</b> Five independent buffered LED indicators or equivalent for high/low logic level status monitoring.</li> <li>• <b>On-Board Counter ICs:</b> Integrated combinational circuits featuring IC 74193 and IC 74190 or equivalent.</li> </ul>	01	

*Prishu*  
*mitul chudas*

*Brijesh*

*Polgats*

		<ul style="list-style-type: none"> <li>• <b>Flip-Flop Assemblies:</b> Four independent J-K flip-flop assemblies utilizing IC 7473 with combinational circuitry, <b>or equivalent.</b></li> <li>• <b>Logic Gate Blocks:</b> Three AND-OR gate assemblies using TTL ICs, two 3-input AND gates using IC 7411, one 3-input NAND gate using IC 7410, and one inverter using IC 7404, <b>or equivalent</b> logic array.</li> <li>• <b>Clock Generator:</b> On-board mono pulser clock generator circuit <b>or equivalent</b> for manual or single-pulse triggering.</li> <li>• <b>Front Panel:</b> <b>Should be</b> constructed from high-grade insulated substrate featuring high-contrast, permanent silk-screened circuit schematics and standard schematic symbols.</li> <li>• <b>Enclosure:</b> <b>Should be</b> a durable, impact-resistant ABS plastic housing <b>or equivalent.</b></li> <li>• <b>Dimensions:</b> Approximately 12" x 8" <b>or equivalent</b> benchtop footprint.</li> <li>• <b>Interconnections:</b> 2mm shrouded/insulated colour-coded safety sockets with matching stackable patch cords <b>or better.</b></li> <li>• <b>Documentation:</b> <b>Should be</b> supplied with a comprehensive operation manual outlining step-by-step counter and combinational logic experiment procedures</li> </ul>			
10.	4-BIT SHIFT REGISTER TRAINER	<p><b>4-BIT SHIFT REGISTER TRAINER</b></p> <p><b>Technical Specifications</b></p> <ul style="list-style-type: none"> <li>• <b>DC Output:</b> +5V DC, 150mA, IC regulated <b>or better.</b></li> <li>• <b>AC Input:</b> <b>Should be</b> 230V ±10% AC, 50Hz.</li> <li>• <b>Logic Inputs:</b> Twelve independent TTL logic level switches (High/Low) <b>or equivalent</b>, featuring individual status LEDs and terminal outputs.</li> <li>• <b>Logic Indicators:</b> Four independent buffered LED indicators <b>or equivalent</b> for high/low logic level status monitoring.</li> <li>• <b>On-Board Shift Register ICs:</b> Integrated combinational circuits featuring IC 74194 and IC 7495, along with IC 74165 integrated with its corresponding circuit diagram, <b>or equivalent.</b></li> <li>• <b>Clock Generator:</b> On-board mono pulser clock generator circuit <b>or equivalent</b> for step-by-step register clock triggering.</li> <li>• <b>Front Panel:</b> <b>Should be</b> constructed from high-grade insulated substrate featuring high-contrast, permanent silk-screened circuit schematics and standard register/logic symbols.</li> <li>• <b>Enclosure:</b> <b>Should be</b> a durable, impact-resistant ABS plastic housing, wooden cabinet, <b>or equivalent.</b></li> <li>• <b>Dimensions:</b> Approximately 12" x 8" <b>or equivalent</b> benchtop footprint.</li> <li>• <b>Interconnections:</b> 2mm shrouded/insulated colour-coded safety sockets with matching stackable patch cords <b>or better.</b></li> <li>• <b>Documentation:</b> <b>Should be</b> supplied with a comprehensive operation manual outlining step-by-step shift register and serial-to-parallel data experiment procedures</li> </ul>	01		

Bilgisi

Brijesh mechdel Ju Shu 21

KAS  
20

### C- Analog Electronics

S. No.	NAME OF ITEM	SPECIFICATION	QTY.	Make/Trade/Mark/Brand/Model	Compliances Yes/No
1.	50 MHz Digital Storage Oscilloscope with 20MHz Function Generator	<p><b>50 MHz Digital Storage Oscilloscope with 20MHz Function Generator and Bode Plot analysis</b></p> <p>Bandwidth should be 50 MHz                      Number of Channel should be 2 Analog Channel                      Maximum Sample Rate should be 1 GSa/s on all Channels                      Time Base Range should be 5ns/div to 50 sec/div                      Time base accuracy should be 50 ppm or higher                      Memory Depth should be 200kpts or higher                      Waveform update Rate should be <math>\geq 100,000</math> or higher                      Vertical Sensitivity range should be 500<math>\mu</math>V/Div to 10 V/div                      Vertical Resolution should be 8 Bits                      Display must be <math>\geq 7</math> inch                      Trigger Selection should have Edge, pulse width, video, pattern/state and Digital Voltmeter and Frequency Counter should be available.                      Digital voltmeter and 5 – digit frequency counter upto scope bandwidth should be available, inbuilt array of training signals with lab guide                      Inbuilt Function Generator of 20MHz function Generator should be available which includes Bode Plot Features and analysis upto 20MHz                      Function Generator should have Frequency Range Sine Wave (0.1Hz to 20MHz) and Square, pulse wave (0.1Hz to 10MHz) , Amplitude 2mVpp to 20Vpp into Hi Z and 1mVpp to 10Vpp into 50<math>\Omega</math>.Function Generator should have AM, FM &amp; FSK modulation feature .                      Automatic Measurement of More than 30+ automatic measurement function should be available along with math function.                      Passive Probes of 2 Passive Probe should be provided with oscilloscope and have selectable 10:1 and 1:1 attenuation.                      PC Interface should be available with USB and LAN Interface and compatible software to connect and control the instrument and to build custom test sequence with the integrated test flow app to automate and visualize test result without the need for instrument programming                      Warranty Should have standard 3 Years warranty with 5 years calibration interval                      Manufacture should have its own NABL accredited service center and calibration lab in India</p>	01		
2.	Regulated DC Power Supply	<p><b>Regulated DC Power Supply</b></p> <p><b>Specification should be</b>                      DC output : 1x 0-32 / 0-3A                      Should have Floating DC supply voltage with Constant voltage &amp; constant current operation                      Individual display for voltage &amp; current should be available                      Adjustable current limiter should be available                      Overload &amp; short circuit protection should be available                      Output ON/ OFF control should be available                      Load Regulation should <math>\leq \pm (0.01\% + 10 \text{ mV})</math> or better</p>	01		

*Handwritten signature*

*Handwritten signature*

*Handwritten signature*

*Handwritten signature*

*Handwritten signature*

		<p>Line Regulation should <math>\leq \pm (0.01\% + 10 \text{ mV})</math> or better  Ripple &amp; Noise should <math>\leq 0.5 \text{ mVrms}</math> or better  Transient Response 50 output within should 50 mV from full load to half load &amp; vice versa <math>\leq \text{ms}</math>  Drift <math>\pm (0.2\% + 5 \text{ mV})</math> within 8 hrs. Warm up at constant line, load &amp; ambient temperature condition <math>\leq</math>  Constant Current Mode :  Load Regulation: <math>\leq \pm (0.2\% + 3 \text{ mA})</math> or better  Line Regulation: <math>\leq \pm (0.2\% + 3 \text{ mA})</math> or better  Ripple &amp; Noise: <math>\leq 3 \text{ mArms}</math> or better  Drift <math>\pm (0.5\% + 5 \text{ mA})</math> within 8 hrs. Warm up at constant line, load &amp; ambient temperature condition <math>\leq</math>  Temp. Coefficient <math>\leq \pm (0.05\% + 10 \text{ mV}/^\circ\text{C})</math>  Current Limit Adjustment 100 mA to max approx.  Display Individual 3 digit seven segment LED for voltage &amp; current of all channels  Resolution Voltage: 100 mV, Current: 10 mA  Accuracy V : <math>\pm (1\% + 1 \text{ D})</math>, I : <math>\pm (1\% + 3 \text{ D})</math>  General Information Built-in overheat, over voltage protections. Cooling natural convection  Insulation Between chassis &amp; output terminal <math>&gt; 10 \text{ M}</math> at 100 Vdc, <math>\Omega</math> Between chassis &amp; AC plug <math>&gt; 50 \text{ M}</math> at 500 Vdc</p>			
3.	Digital Multimeter	<p><b>Digital Multimeter</b></p> <ul style="list-style-type: none"> <li>• <b>Type &amp; Display:</b> True RMS (TRMS), 3½ digit LCD, 4000 counts, auto-backlight.</li> <li>• <b>Ranging:</b> Automatic with manual override.</li> <li>• <b>Functions:</b> Data Hold, Relative Measurement (REL Δ), Diode Test, Continuity Buzzer (<math>&lt; 50 \Omega</math>).</li> <li>• <b>Safety &amp; Protection:</b> CAT II 600V / CAT III 300V, fuse-protected current lines, <math>\geq 10 \text{ M}\Omega</math> input impedance.</li> <li>• <b>Power:</b> 3.0V (2x AAA batteries) with Auto Power-Off and low-battery indicator.</li> </ul> <p><b>2. Measurement Ranges &amp; Accuracy</b></p> <ul style="list-style-type: none"> <li>• <b>DC Voltage:</b> 400mV to 1000V   <math>\pm(0.5\% + 3 \text{ dgt})</math></li> <li>• <b>AC Voltage:</b> 4V to 750V   <math>\pm(1.0\% + 3 \text{ dgt})</math></li> <li>• <b>DC Current:</b> 40mA to 10A   <math>\pm(0.8\% + 3 \text{ dgt})</math></li> <li>• <b>AC Current:</b> 40mA to 10A   <math>\pm(1.0\% + 3 \text{ dgt})</math></li> <li>• <b>Resistance:</b> 400<math>\Omega</math> to 40M<math>\Omega</math>   <math>\pm(0.5\% + 3 \text{ dgt})</math></li> <li>• <b>Capacitance:</b> 40nF to 4000<math>\mu\text{F}</math>   <math>\pm(3.5\% + 4 \text{ dgt})</math></li> <li>• <b>Frequency:</b> 10Hz to 4MHz   <math>\pm(1.5\% + 3 \text{ dgt})</math></li> <li>• <b>Duty Cycle:</b> 0.1% to 99.9%   <math>\pm(0.1\% + 3 \text{ dgt})</math></li> </ul> <p><b>Accessories</b></p> <ul style="list-style-type: none"> <li>• <b>Enclosure:</b> Pocket-sized handheld body with protective holster and 4mm shrouded jacks.</li> <li>• <b>Kit Includes:</b> Test leads, carrying pouch, user manual, and 2x AAA batteries.</li> </ul>	01		
4.	LISSAJOUS PATTERN GENERATOR TRAINER	<p><b>LISSAJOUS PATTERN GENERATOR TRAINER</b></p> <p>1. Power Supplies :  DC Output: +15V DC, 150mA (or better)  Mains Input: 230V AC <math>\pm 10\%</math>, 50Hz (or equivalent)  Protection: Fuse-protected with power switch and LED</p> <p>2. Audio Signal Generators  Quantity: 2 independent onboard units  Frequency Range: 0 to 100 kHz (or wider)  Control: Independent frequency adjustment knobs</p> <p>3. Onboard Components &amp; Controls  Active Elements: 741 IC operational amplifier</p>	01		

Polys Brijesh Mishra Vishu K.A.P.  
to

		<p>Passive Elements: Integrated resistors and capacitors Control: Potentiometers for voltage and circuit tuning</p> <p>4. Physical &amp; Design Features Enclosure: Impact-resistant ABS Plastic cabinet Dimensions: Approx. 12" x 10" footprint Front Panel: High-grade insulated PCB sheet Graphics: Wear-resistant schematic circuits and symbols Circuitry: Onboard 180-degree phase shifter circuit</p> <p>5. Interconnections &amp; Accessories Terminals: 4mm insulated color-coded sockets Patch Cords: 4mm molded stackable cables included Manual: Comprehensive user and instruction manual</p>			
5.	PN JUNCTION DIODE CHARACTERISTICS TRAINER	<p><b>PN JUNCTION DIODE CHARACTERISTICS TRAINER</b></p> <p><b>1. Measurement Meters</b></p> <ul style="list-style-type: none"> <li>• <b>Ammeter:</b> Dual range 10mA / 100μA DC (or better)</li> <li>• <b>Voltmeter:</b> Dual range 3V / 30V DC (or better)</li> <li>• <b>Display:</b> Clear analog or digital panel meters</li> </ul> <p><b>2. Power Supplies</b></p> <ul style="list-style-type: none"> <li>• <b>DC Output:</b> IC Regulated, variable 0 to 3V / 0 to 30V DC, 150mA (or better)</li> <li>• <b>Mains Input:</b> 230V AC ±10%, 50Hz (or equivalent)</li> <li>• <b>Protection:</b> Dedicated fuse for short-circuit protection</li> </ul> <p><b>3. Onboard Components &amp; Controls</b></p> <ul style="list-style-type: none"> <li>• <b>Silicon Diode:</b> Type 1N4007 (or equivalent)</li> <li>• <b>Germanium Diode:</b> Type OA79 (or equivalent)</li> <li>• <b>Control:</b> High-precision potentiometer for smooth voltage adjustment</li> </ul> <p><b>4. Physical &amp; Design Features</b></p> <ul style="list-style-type: none"> <li>• <b>Enclosure:</b> Impact-resistant ABS Plastic cabinet</li> <li>• <b>Dimensions:</b> Approx. 10" x 8" footprint</li> <li>• <b>Front Panel:</b> High-grade insulated PCB sheet</li> <li>• <b>Graphics:</b> Wear-resistant schematic circuits and symbols</li> </ul> <p><b>5. Interconnections &amp; Accessories</b></p> <ul style="list-style-type: none"> <li>• <b>Terminals:</b> 4mm insulated color-coded sockets</li> <li>• <b>Patch Cords:</b> 4mm molded stackable cables included</li> <li>• <b>Manual:</b> Comprehensive user and instruction manual</li> </ul>	01		
6.	HALF WAVE, FULL WAVE & BRIDGE RECTIFIER TRAINER	<p><b>HALF WAVE, FULL WAVE &amp; BRIDGE RECTIFIER TRAINER</b></p> <p><b>Measurement Meters</b></p> <ul style="list-style-type: none"> <li>• <b>AC Voltmeter:</b> 0 to 30V AC (or better)</li> <li>• <b>DC Ammeter:</b> 0 to 250mA DC (or better)</li> <li>• <b>DC Voltmeter:</b> 0 to 30V DC (or better)</li> <li>• <b>Type:</b> Clear, rugged analog panel meters</li> </ul> <p><b>Power Supplies</b></p> <ul style="list-style-type: none"> <li>• <b>AC Output:</b> Isolated center-tapped 12V-0-12V AC, 150mA (or better)</li> <li>• <b>Mains Input:</b> 230V AC ±10%, 50Hz (or equivalent)</li> <li>• <b>Protection:</b> Dedicated fuse for short-circuit safety</li> </ul> <p><b>Onboard Components &amp; Controls</b></p> <ul style="list-style-type: none"> <li>• <b>Rectifier Diodes:</b> Type 1N4007 (or equivalent)</li> <li>• <b>Filter Capacitors:</b> 100μF and 1000μF, selectable via onboard switches</li> <li>• <b>Filter Inductor:</b> 200mH (or equivalent)</li> <li>• <b>Load Selection:</b> Variable load resistors selectable via a rotary switch</li> </ul> <p><b>Physical &amp; Design Features</b></p>	01		

*Kishu To*

*Kishu*

*Malabala*

*Prishu*

*Polgats*

		<ul style="list-style-type: none"> <li>• <b>Enclosure:</b> Impact-resistant ABS Plastic cabinet</li> <li>• <b>Dimensions:</b> Approx. 12" x 8" footprint</li> <li>• <b>Front Panel:</b> High-grade insulated PCB sheet</li> <li>• <b>Graphics:</b> Wear-resistant schematic diagrams, circuits, and symbols</li> </ul> <p><b>Interconnections &amp; Accessories</b></p> <ul style="list-style-type: none"> <li>• <b>Terminals:</b> 4mm insulated color-coded sockets</li> <li>• <b>Patch Cords:</b> 4mm molded stackable cables included</li> <li>• <b>Manual:</b> Comprehensive user manual with theory and experimental procedures</li> </ul> <p><b>Learning / Experiments</b></p> <ul style="list-style-type: none"> <li>• Study of <b>Half Wave Rectifier</b> circuit</li> <li>• Study of <b>Full Wave Rectifier</b> circuit</li> <li>• Study of <b>Bridge Rectifier</b> circuit</li> <li>• Evaluation of <b>Filter Circuits</b> (Capacitor and Inductor filters)</li> <li>• Calculation of <b>Ripple Factor</b> under varying load conditions</li> </ul>			
7.	Clipping and Clamping Trainer Using Op-Amp	<p><b>Clipping and Clamping Trainer Using Op-Amp</b></p> <p><b>1. Power Supplies &amp; Generators</b></p> <ul style="list-style-type: none"> <li>• <b>DC Output:</b> Variable 0 to 5V DC, 150mA (or better)</li> <li>• <b>Signal Generator:</b> Onboard 1 kHz Sine Wave Generator, 15V peak-to-peak (or wider)</li> <li>• <b>Mains Input:</b> 230V AC <math>\pm 10\%</math>, 50Hz (or equivalent)</li> </ul> <p><b>2. Onboard Components &amp; Controls</b></p> <ul style="list-style-type: none"> <li>• <b>Active Elements:</b> Operational Amplifier (Op-Amp 741 IC), Silicon/Germanium Diodes</li> <li>• <b>Passive Elements:</b> Integrated circuit-matched resistors, series resistor 470 <math>\Omega</math> (E), and capacitors</li> <li>• <b>Control:</b> Precision potentiometer for voltage and signal adjustment</li> </ul> <p><b>3. Physical &amp; Design Features</b></p> <ul style="list-style-type: none"> <li>• <b>Enclosure:</b> Impact-resistant ABS Plastic cabinet</li> <li>• <b>Dimensions:</b> Approx. 12" x 8" footprint</li> <li>• <b>Front Panel:</b> High-grade insulated PCB sheet</li> <li>• <b>Graphics:</b> Wear-resistant schematic layouts and engineering symbols</li> </ul> <p><b>4. Interconnections &amp; Accessories</b></p> <ul style="list-style-type: none"> <li>• <b>Terminals:</b> 4mm insulated color-coded sockets</li> <li>• <b>Patch Cords:</b> 4mm molded stackable cables included</li> <li>• <b>Manual:</b> Comprehensive user instruction manual with textbook experimental setups</li> </ul>	01		
8.	Zener Diode As Voltage Regulator Trainer kit	<p><b>Zener Diode As Voltage Regulator Trainer kit</b></p> <p><b>1. Measurement Meters</b></p> <ul style="list-style-type: none"> <li>• <b>DC Ammeter:</b> Dual range 0 to 250mA / 0 to 50<math>\mu</math>A DC (or better)</li> <li>• <b>DC Voltmeter 1:</b> Range 0 to 15V DC (or better)</li> <li>• <b>DC Voltmeter 2:</b> Range 0 to 15V DC (or better)</li> <li>• <b>Type:</b> Clear, rugged analog or digital panel meters</li> </ul> <p><b>2. Power Supplies</b></p> <ul style="list-style-type: none"> <li>• <b>DC Output:</b> IC Regulated, variable 0 to 15V DC, 150mA (or better)</li> <li>• <b>Mains Input:</b> 230V AC <math>\pm 10\%</math>, 50Hz (or equivalent)</li> <li>• <b>Protection:</b> Dedicated fuse for short-circuit safety</li> </ul> <p><b>3. Onboard Components &amp; Controls</b></p> <ul style="list-style-type: none"> <li>• <b>Zener Diodes:</b> Three onboard reference types: 5.1V, 6.2V, and 8.2V (or equivalent)</li> </ul>	01		

Handwritten signature and initials.

Handwritten signatures and names: Adger, Brijesh, Mishra, Shri

		<ul style="list-style-type: none"> <li>• <b>Variable Control:</b> High-precision potentiometer for smooth voltage adjustment</li> <li>• <b>Load Selection:</b> 6 distinct resistor values selectable via an onboard rotary switch</li> </ul> <b>4. Physical &amp; Design Features</b> <ul style="list-style-type: none"> <li>• <b>Enclosure:</b> Impact-resistant ABS Plastic cabinet</li> <li>• <b>Dimensions:</b> Approx. 12" x 8" footprint</li> <li>• <b>Front Panel:</b> High-grade insulated PCB sheet</li> <li>• <b>Graphics:</b> Wear-resistant schematic diagrams, circuits, and symbols</li> </ul> <b>5. Interconnections &amp; Accessories</b> <ul style="list-style-type: none"> <li>• <b>Terminals:</b> 4mm insulated color-coded sockets</li> <li>• <b>Patch Cords:</b> 4mm molded stackable cables included</li> <li>• <b>Manual:</b> Comprehensive user manual with theory and experimental procedures</li> </ul>			
9.	Transistor Characteristics Trainer (CE, CB and CC Mode)	<b>Transistor Characteristics Trainer (CE, CB and CC Mode)</b> <b>Technical Specifications: Transistor Characteristics Trainer (NPN &amp; PNP)</b> <b>1. Measurement Meters</b> <ul style="list-style-type: none"> <li>• <b>Type:</b> High-accuracy digital panel meters (or better)</li> <li>• <b>Ammeter 1:</b> Range 0 to 50mA DC (or better)</li> <li>• <b>Ammeter 2:</b> Dual range 0 to 250μA / 0 to 50mA DC (or better)</li> <li>• <b>Voltmeter 1:</b> Range 0 to 10V DC (or better)</li> <li>• <b>Voltmeter 2:</b> Dual range 0 to 1V / 0 to 10V DC (or better)</li> </ul> <b>2. Power Supplies</b> <ul style="list-style-type: none"> <li>• <b>DC Output 1:</b> IC Regulated, variable 0 to 1V / 0 to 10V DC, 150mA (or better)</li> <li>• <b>DC Output 2:</b> IC Regulated, variable 0 to 10V DC, 150mA (or better)</li> <li>• <b>Mains Input:</b> 230V AC ±10%, 50Hz (or equivalent)</li> <li>• <b>Protection:</b> Dedicated fuse for short-circuit safety</li> </ul> <b>3. Onboard Components &amp; Controls</b> <ul style="list-style-type: none"> <li>• <b>NPN Transistor:</b> Type SL100 (or equivalent)</li> <li>• <b>PNP Transistor:</b> Type SK100 (or equivalent)</li> <li>• <b>Variable Control:</b> High-precision potentiometers for independent voltage tuning</li> </ul> <b>4. Physical &amp; Design Features</b> <ul style="list-style-type: none"> <li>• <b>Enclosure:</b> Impact-resistant ABS Plastic cabinet</li> <li>• <b>Dimensions:</b> Approx. 15" x 8" footprint</li> <li>• <b>Front Panel:</b> High-grade insulated PCB sheet</li> <li>• <b>Graphics:</b> Wear-resistant schematic diagrams, transistor pin configurations, and symbols</li> </ul> <b>5. Interconnections &amp; Accessories</b> <ul style="list-style-type: none"> <li>• <b>Terminals:</b> 4mm insulated color-coded sockets</li> <li>• <b>Patch Cords:</b> 4mm molded stackable cables included</li> <li>• <b>Manual:</b> Comprehensive user manual covering input/output characteristics and experimental procedures</li> </ul>	01		
10.	RC Coupled Amplifier With Oscillator 0-100KHz & Feedback	<b>RC Coupled Amplifier With Oscillator 0-100KHz &amp; Feedback</b> <b>1. Power Supplies</b> <ul style="list-style-type: none"> <li>• <b>DC Output:</b> IC Regulated +15V DC, 150mA (or better)</li> <li>• <b>Mains Input:</b> 230V AC ±10%, 50Hz (or equivalent)</li> <li>• <b>Protection:</b> Dedicated fuse for short-circuit safety</li> </ul> <b>2. Audio &amp; Signal Oscillators</b> <ul style="list-style-type: none"> <li>• <b>Type:</b> Onboard variable Sine Wave Oscillator</li> <li>• <b>Frequency Range:</b> 0 Hz to 100 kHz (or wider)</li> </ul>	01		

Handwritten notes in green ink:  $\frac{K \times 10^3}{10}$

Handwritten signature in black ink: *Mishra*

Handwritten signature in black ink: *Mishra*

Handwritten signature in black ink: *Brijesh*

Handwritten signature in black ink: *Brijesh*

		<ul style="list-style-type: none"> <li>• <b>Control:</b> Independent frequency adjustment knobs</li> </ul> <p><b>3. Onboard Components &amp; Controls</b></p> <ul style="list-style-type: none"> <li>• <b>Active Elements:</b> High-grade discrete transistors</li> <li>• <b>Passive Elements:</b> Circuit-matched resistors and capacitors</li> <li>• <b>Topology:</b> Components configured for classic discrete oscillator study</li> </ul> <p><b>4. Physical &amp; Design Features</b></p> <ul style="list-style-type: none"> <li>• <b>Enclosure:</b> Impact-resistant ABS Plastic cabinet</li> <li>• <b>Dimensions:</b> Approx. 12" x 8" footprint</li> <li>• <b>Front Panel:</b> High-grade insulated PCB sheet</li> <li>• <b>Graphics:</b> Wear-resistant schematic diagrams, circuits, and symbols</li> </ul> <p><b>5. Interconnections &amp; Accessories</b></p> <ul style="list-style-type: none"> <li>• <b>Terminals:</b> 4mm insulated color-coded sockets</li> <li>• <b>Patch Cords:</b> 4mm molded stackable cables included</li> <li>• <b>Manual:</b> Comprehensive user manual with theory and experimental procedures</li> </ul>			
11.	UJT, MOSFET & FET Coupler Characteristics	<p>UJT, MOSFET &amp; FET Coupler Characteristics</p> <p>Characteristics Trainer UJT, MOSFET &amp; FET Coupler</p> <p>Technical Specification: -</p> <p><b>1. Power Supply</b></p> <ul style="list-style-type: none"> <li>• DC Supply IC Regulated 0-15V DC, 150mA.</li> <li>• DC Supply IC Regulated 0-35V DC, 150mA.</li> <li>• DC Supply Fixed IC Regulated +5V, +15V, +35V 150mA.</li> <li>• Operated on Mains power 230V, 50Hz +10%</li> </ul> <p><b>2. Digital Meter</b></p> <ul style="list-style-type: none"> <li>• Digital Voltmeter/Ammeter 20V/20mA DC.</li> <li>• Digital Ammeter 200mA DC.</li> <li>• Digital Voltmeter 200V DC.</li> </ul> <p><b>3. Onboard Components &amp; Controls</b></p> <ul style="list-style-type: none"> <li>• UJT 2N2646</li> <li>• MOSFET IRF540</li> <li>• FET 2N4393</li> <li>• Potentiometer 5K, 10K 10Turn</li> <li>• Potentiometer 5K 1Turn</li> <li>• M.F.R.100E 1W(3Nos.)</li> <li>• M.F.R.470E 1W(3Nos.)</li> <li>• M.F.R.1K 1W(3Nos.)</li> </ul> <p><b>4. Physical &amp; Design Features</b></p> <ul style="list-style-type: none"> <li>• Enclosure: Impact-resistant ABS Plastic cabinet</li> <li>• Dimensions: Approx. 12" x 8" footprint</li> <li>• Front Panel: High-grade insulated PCB sheet</li> <li>• Graphics: Wear-resistant schematic diagrams, circuits, and symbols</li> </ul> <p><b>4. Interconnections &amp; Accessories</b></p> <ul style="list-style-type: none"> <li>• <b>Terminals:</b> 4mm insulated color-coded sockets</li> <li>• <b>Patch Cords:</b> 4mm molded stackable cables included</li> <li>• <b>Manual:</b> Comprehensive user manual with theory and experimental procedures</li> </ul>	01		
12.	FET COMMON	FET COMMON SOURCE AMPLIFIER TRAINER	01		

Pdgs to  
Praveen

Praveen Praveen

	SOURCE AMPLIFIER TRAINER	<ul style="list-style-type: none"> <li>• <b>DC Output:</b> +15V DC, 150mA, IC regulated.</li> <li>• <b>AC Input:</b> 230V <math>\pm</math>10% AC, 50Hz.</li> <li>• <b>Active Components:</b> FET (BFW10 or equivalent)</li> <li>• <b>Passive Components:</b> Assorted on-board resistors and capacitors.</li> <li>• <b>Front Panel:</b> Insulated material featuring high-contrast circuit diagrams and standard electronic schematic symbols.</li> <li>• <b>Enclosure:</b> Durable, impact-resistant ABS plastic housing.</li> <li>• <b>Dimensions:</b> Approximately 12" x 8" (<math>\pm</math>10% tolerance).</li> <li>• <b>Interconnections:</b> 4mm shrouded/insulated colour-coded sockets with matching stackable patch cords.</li> <li>• <b>Protection:</b> User-accessible fuse for overcurrent and short-circuit protection.</li> <li>• <input checked="" type="checkbox"/> Documentation Comprehensive operation manual with step-by-step experimental procedures.</li> </ul>			
--	--------------------------	--	--	--	--

Kratos  
Co

Bricks

Polgsts,

Milleshelika

Thurston

# कार्यालय, प्राचार्य अभियांत्रिकी महाविद्यालय, धौलपुर

## बोली से संबंधित सामान्य शर्तें-

(निर्देश- बोलीदाताओं को इन शर्तों को सावधानी पूर्वक पढ़ना चाहिए तथा अपनी ई-बोलियां भेजते समय इनकी पूर्ण रूपेण पालना करनी चाहिए।)

1. निविदा दाताओं को निविदा में दिये गये निर्देशों के अनुसार निर्धारित प्रपत्र में उचित रूप से तकनीकी एवं वित्तीय बोली अलग-अलग निर्धारित प्रारूप में प्रस्तुत की जानी होगी। तकनीकी रूप से सफल बोलीदाताओं की ही वित्तीय बोली खोली जावेगी। तकनीकी रूप से अस्वीकृत बोली पर विचार नहीं किया जावेगा।
2. निर्धारित तिथि व समय के पश्चात् प्राप्त बोली स्वीकार नहीं की जावेगी।
3. बोली शर्त रहित एवं बोली दर समस्त कर सहित देवें।
4. उक्त बोलियों को आंशिक या पूर्ण रूप से स्वीकार/अस्वीकार करने का पूर्ण अधिकार प्राचार्य, अभियांत्रिकी महाविद्यालय, धौलपुर को होगा।
5. बोली में आमंत्रित दरें अनुमोदित किये जाने की दिनांक से एक वर्ष की अवधि के लिये विधिमान्य होगी तथा पारस्परिक सहमति से इस अवधि को नियमानुसार बढ़ाया जा सकता है।
6. फर्म का जी.एस.टी. रजिस्ट्रेशन होना आवश्यक है। इस सन्दर्भ में बोलीदाता को बोली प्रपत्र के साथ स्वयं हस्ताक्षरित जी.एस.टी. रजिस्ट्रेशन प्रमाण-पत्र की प्रति प्रस्तुत करनी होगी।
7. बोलीदाता बोली भरने से पूर्व अपेक्षित समस्त अर्हताओं एवं दस्तावेजों को स्वयं सत्यापन कर समाधान कर ले कि वह इस बोली हेतु समस्त पात्रताएं पूर्ण करता है। किसी भी स्तर पर गलत सूचनाएं, मिथ्या दस्तावेज आदि पाए जाने पर बोली अस्वीकार कर दी जाएगी एवं बोलीदाता के विरुद्ध जो भी कार्यवाही नियमानुसार होगी, की जाएगी।
8. निविदादाता द्वारा बोली प्रपत्र शुल्क जमा की विभागीय प्रति/रसीद तकनीकी बोली लिफाफे में संलग्न करना होगा। बोली प्रपत्र शुल्क किसी भी स्थिति में नहीं लौटाया जाएगा।
9. MSME बोलीदाता को बोली प्रतिभूति/कार्य सम्पादन प्रतिभूति राशि में छूट प्राप्त करने के लिये वित्त विभाग द्वारा जारी अधिसूचना दिनांक 19.11.2015 एवं संशोधन दिनांक 29.08.2018 के अनुसार संबंधित दस्तावेज प्रस्तुत किया जाना अनिवार्य है, अन्यथा बोली प्रतिभूति/कार्य सम्पादन प्रतिभूति राशि में छूट देय नहीं होगी।
10. सामान/वस्तु की क्रय राशि अनुमानित है। अनुबन्ध अवधि के दौरान क्रय सामग्री की कुल क्रय अनुमानित कीमत से कम/अधिक हो सकती है। सामग्री का क्रय राज. लोक. उपापन में पारदर्शिता नियम 2013 के उपनियम 73 के अनुसार किया जा सकेगा।
11. बोलीदाता/प्रदायकर्ता द्वारा निविदा में वर्णित अनुसार एक आईटम की एक ही दर एवं मेक/मॉडल प्रस्तुत करेगा।
12. बोली प्रपत्र में अंकित शर्तों के अतिरिक्त किसी प्रकार की कोई शर्त अंकित न की जावे। सशर्त बोली स्वीकार नहीं की जावेगी।
13. **बोली दस्तावेजों में परिवर्तन:** बोली प्रस्तुत करने के लिए अन्तिम समय सीमा से पूर्व किसी भी समय उपापन संस्था किसी कारण से चाहे स्वप्रेरण पर या बोली लगाने वाले के द्वारा स्पष्टीकरण के लिए किसी अनुरोध के परिणाम स्वरूप धारा 23 के उपबन्धों के अनुसार युक्तिका जारी करके बोली दस्तावेजों को उपान्तरित कर सकेगी।
14. बोलीदाता को निविदा में वर्णित शर्तों के किसी भाग, स्पेशिफिकेशन आदि के आशय के बारे में कोई संशय हो तो वह ऐसे बिन्दुओं/तथ्यों के संबंध में स्वयं या अपने अधिकृत प्रतिनिधि के माध्यम से कार्यालय में उपस्थित होकर समाधान प्राप्त कर सकेगा।
15. बोलीदाता अपनी संविदा को या किसी सारवान भाग को किसी अन्य एजेन्सी के लिए नहीं सौंपेगा या उपभाडे पर नहीं देगा अर्थात् उसे सबलेट नहीं कर सकेगा।
16. बोलीदाता या उसके प्रतिनिधि की ओर से प्रत्यक्ष या अप्रत्यक्ष रूप से अपना पक्ष समर्थन करना/कराना

Bilgstr, Braych Miles. chub Jin Shu

रिक्त  
TO

एक प्रकार की अनर्हता होगी।

17. बोलीदाता द्वारा बोली प्रपत्र एवं शर्तों के प्रत्येक पृष्ठ पर शर्तों की स्वीकृति एवं सहमति स्वरूप हस्ताक्षर करने आवश्यक हैं अन्यथा बोली पर विचार नहीं किया जाएगा।
18. ऑनलाईन बोली अपलोड करते समय निविदा में वांछित दस्तावेज अधिकृत हस्ताक्षरकर्ता द्वारा डिजिटल हस्ताक्षर कर पीडीएफ प्रारूप में स्वीकार किये जायेंगे। किसी भी दस्तावेज पर स्कैन किये गये हस्ताक्षर मान्य नहीं है। सभी दस्तावेज नीली स्याही से हस्ताक्षरित किये जाने चाहिए।
19. तकनीकी बोली लिफाफे में "Eligibility Criteria/Technical Cover Check List" अनुसार अपेक्षित समस्त दस्तावेज (हस्ताक्षरित मय मुहर) में प्रस्तुत करने होंगे एवं वित्तीय दर प्रस्ताव निर्धारित प्रारूप में पृथक से वित्तीय बोली लिफाफे में प्रस्तुत करने होंगे। तकनीकी बोली में सफल बोलीदाताओं की ही वित्तीय बोली खोली जाएगी। तकनीकी एवं वित्तीय बोली पृथक-पृथक सीलबंद लिफाफों में प्रस्तुत की जानी होगी। अतः बोलीदाता से अपेक्षा है कि बोली सूचना एवं अपेक्षित दस्तावेजों का भलीभांति अध्ययन कर ले।
20. दरें वित्तीय बोली प्रपत्र में निर्दिष्ट कॉलमों में प्रस्तुत की जावेगी। प्राप्त तकनीकी बोलियों के परीक्षण उपरान्त तकनीकी रूप से सफल बोलीदाता की ही वित्तीय बोली खोली जाएगी। वित्तीय बोली अन्तर्गत जिस बोलीदाता की दरें सभी आईटम्स के लिए प्रस्तुत दरों के कुल योग अनुसार समस्त करों एवं जीएसटी सहित न्यूनतम होगी, वही बोलीदाता सफल बोलीदाता माना जावेगा अर्थात् न्यूनतम बोलीदाता का निर्धारण सभी आईटम्स हेतु प्रस्तुत दरों के कुल योग की न्यूनतम दर के अनुसार किया जावेगा।
21. वित्तीय बोली में न्यूनतम बोलीदाता के सैंपल का परीक्षण किया जावेगा। सैंपल असफल पाये जाने की स्थिति में एल-2 को एल-1 की दरों पर कार्यादेश दिया जा सकेगा।
22. वित्तीय बोली में प्रस्तुत दरें गन्तव्य स्थान तक एफ.ओ.आर. मय इंस्टॉलेशन एवं लैब मैनुअल सहित कार्यालय प्राचार्य अभियांत्रिकी महाविद्यालय, धौलपुर पर करनी होंगी अर्थात् विभाग द्वारा परिवहन संबंधी कोई राशि की पृथक से देयता नहीं होगी।
23. **सैंपल/नमूने:-**

1. बोलीदाता को तकनीकी बोली के साथ निविदा में वर्णित सामग्री के स्पेशिफिकेशन के अनुसार ही सैंपल/कैटलॉग उपलब्ध करवाया जाना अनिवार्य है, जिनकी जांच तकनीकी समिति द्वारा की जायेगी। बिना कैटलॉग/नमूने के प्रस्तुत तकनीकी बोली पर विचार नहीं किया जायेगा। प्रत्येक सैंपल पर ना हटाये जा सकने वाली स्लिप पर बोलीदाता का नाम व आईटम का नाम मय क्रम संख्या लिखा जायेगा। सैंपल/नमूने पर किसी भी स्थिति में मूल्य अंकित नहीं किया जायेगा। मूल्य अंकित करने की स्थिति में सैंपल को रिजेक्ट/निरस्त समझा जावेगा।
2. बोलीदाता को प्रत्येक आईटम/उपकरण/उत्पाद की दरें सम्पूर्ण विशिष्टियों सहित देनी होंगी अर्थात् उत्पाद/उपकरण का नाम/ट्रेडमार्क/व्यापारिक नाम तथा उपनाम यदि कोई हो आदि सहित दरें प्रस्तुत करेगा तथा प्रत्येक का नमूना कार्यालय, कार्यालय, प्राचार्य अभियांत्रिकी महाविद्यालय, धौलपुर में प्रस्तुत करना होगा।
3. अनुमोदित सैंपल/नमूनों को संविदा के समाप्त होने के बाद छः माह तक की अवधि तक निःशुल्क रखा जायेगा। इस अवधि में इन नमूनों को प्रतिधारित करने के दौरान उनमें परीक्षण, जांच आदि के दौरान किसी भी नुकसान/टूट-फूट हानि के लिए विभाग उत्तरदायी नहीं होगा। नमूनों को वापस लौटाने की व्यवस्था स्वयं बोलीदाता द्वारा की जायेगी। असफल बोलीदाताओं द्वारा प्रस्तुत नमूनों को एवं अनुमोदित फर्म द्वारा प्रदाय किये गये नमूनें को विभाग द्वारा लौटाने हेतु सूचना देने के 2 माह के भीतर यदि प्रदायकर्ता द्वारा नमूनें वापस नहीं लिये जाते हैं तो उन्हें समपह्त कर लिया जायेगा।
4. प्रदाय की गई सभी वस्तुएं/आईटम्स/उपकरण निविदा में निर्धारित संबंधित सामग्री/ आईटम की विशिष्ट, ट्रेडमार्क के पूर्णतया अनुरूप होगी तथा जहां पर वस्तुओं की आई.एस.आई./बी.आई.एस. विनिर्देश के अनुसार अपेक्षा की गयी हो, वहां उन मदों को पूर्णरूप से उन विनिर्देशों के अनुरूप होना चाहिए।

संलग्न  
20

M. S. Chelvan  
M. S. Chelvan

M. S. Chelvan

24. निरीक्षण एवं परीक्षण :-

1. तकनीकी बोली के दौरान प्राप्त लैब उपकरण के सैम्पल/नमूनों/कैटलॉग का सफल बोलीदाता द्वारा आपूर्ति की गयी लैब उपकरण का क्रय समिति/तकनीकी समिति एवं विषय विशेषज्ञों द्वारा निरीक्षण एवं परीक्षण किया जायेगा और यह सुनिश्चित किया जायेगा कि वे निविदा में वर्णित स्पेसिफिकेशन, विनिर्देशों एवं अनुमोदित नमूनों के अनुरूप है अथवा नहीं। जहां आवश्यक होगा, वहां प्राप्त प्रदाय/नमूनों का सरकारी प्रयोगशालाओं/प्रतिष्ठित परीक्षण केन्द्रों द्वारा परीक्षण एवं निरीक्षण करवाया जायेगा।
2. आपूर्ति की जाने वाली लैब उपकरण अनुमोदित नमूनों के अनुरूप नहीं होने पर सम्पूर्ण प्रदाय अथवा उसके अंश को रद्द कर दिया जायेगा। रद्द किये गये प्रदाय/सामग्री को आपूर्तिकर्ता द्वारा 15 दिवस की अवधि में प्राप्त कर सकेगा। इस दौरान विभाग किसी प्रकार की हानि, कमी नुकसान के लिए उत्तरदायी नहीं होगा। रद्द किये गये लैब उपकरण को प्रदायकर्ता द्वारा पुनः अनुमोदित/स्पेशिफिकेशन के अनुरूप उपलब्ध/आपूर्ति करवाये जाने के संबंध में निर्णय लेने हेतु उपापन संस्था सर्वाधिकार सुरक्षित रखती है।
3. परीक्षण प्रभार/शुल्क विभाग द्वारा वहन किया जायेगा। बोलीदाता की अभिशप्ता पर प्रदाय की गयी सामग्री का परीक्षण प्रभार स्वयं बोलीदाता द्वारा वहन किया जायेगा।
4. उपापन संस्था यदि किसी कारणों से निविदा में वर्णित लैब उपकरण से किसी सामग्री/आईटम की खरीद नहीं करती है अथवा कम मात्रा में खरीद करती है तो बोलीदाता किसी क्षतिपूर्ति का दावा करने का हकदार नहीं होगा।
5. अनुमोदित प्रदायकर्ता के लिए यह समझा जाएगा कि उसने प्रदाय किये जाने वाले माल की शर्तों, विनिर्देशों आकार, मेक/मॉडल, रेखाचित्रों आदि की सावधानीपूर्वक जांच कर ली है। यदि उसे इन शर्तों, विनिर्देशों, आकार, मेक/मॉडल, रेखाचित्रों आदि के सम्पूर्ण/किसी भाग के आशय के बारे में सन्देह हो तो वह संविदा पर हस्ताक्षर करने से पूर्व उपापन संस्था से स्पष्टीकरण प्राप्त कर सकता है।
6. सफल बोलीदाता को क्रय आदेश जारी होने की तिथि से 30 दिवस के भीतर सामग्री की आपूर्ति, स्थापना एवं कमिशनिंग करनी होगी। आपूर्ति की जाने वाली सामग्री उचित पैकिंग में हो ताकि परिवहन के दौरान नुकसान नहीं हो। परिवहन के दौरान प्रदाय की जाने वाली सामग्री में किसी प्रकार की टूट-फूट, नुकसान, हानि, या रिसाव या किसी प्रकार की कमी होने के मामलों में अथवा परीक्षण/निरीक्षण के दौरान ऐसी किसी प्रकार हानि या कमी पाये जाने पर उसकी पूर्ति के लिए स्वयं बोलीदाता उत्तरदायी होगा।

25. करार का निष्पादन:-

1. कोई उपापन संविदा, ऐसी तारीख से प्रवृत्त होगी, जिसको स्वीकृति पत्र या आशय पत्र बोली लगाने वाले को प्रेषित किया जाता है।
2. सफल बोली लगाने वाले को 07 दिवस के भीतर, जिस पर सफल बोली लगाने वाले को स्वीकृति पत्र या आशय पत्र प्रेषित किया जाता है, उपापन संविदा पर हस्ताक्षर करने होंगे।
3. यदि बोली लगाने वाला, जिसकी बोली स्वीकृत की जा चुकी है, विनिर्दिष्ट कालावधि में लिखित उपापन संविदा पर हस्ताक्षर करने में विफल रहता है या अपेक्षित कार्य सम्पादन प्रतिभूति देने में विफल रहता है तो उपापन संस्था, सफल बोली लगाने वाले के विरुद्ध अधिनियम या इन नियमों के उपबंधों के अनुसार कार्रवाई करेगी। उपापन संस्था, ऐसे मामले में उपापन प्रक्रिया रद्द कर सकेगी या यदि वह उचित समझे तो, बोली दस्तावेज में उपवर्णित कसौटी और प्रक्रियाओं के अनुसार, न्यूनतम या सर्वाधिक लाभप्रद दरों पर अगले न्यूनतम या सर्वाधिक लाभप्रद दर की बोली लगाने वाले को, स्वीकृति का प्रस्ताव दे सकेगी।
4. बोली लगाने वाले को, उसके खर्च पर, विनिर्दिष्ट मूल्य 500/- रु. के नोन ज्युडिशियल स्टाम्प पर राजस्थान लोक उपापन में पारदर्शिता अधिनियम, 2012 तथा नियम 2013 के प्रावधान अनुसार करार निष्पादित करना होगा तथा विभाग को मूल करार पत्र उपलब्ध कराना होगा।

Bilg...

Brij...

Mitesh...

Unish...

K...  
to

26. कार्य सम्पादन प्रतिभूति:-

1. सफल बोलीदाता को जिन सामानों (स्टोर्स)/उपकरणों/कार्य/सेवा आपूर्ति के लिये बोलियां स्वीकार की गई है उनके बोली मूल्य की 2.5 प्रतिशत राशि अनुबंध निष्पादन के समय कार्य सम्पादन प्रतिभूति के रूप में जमा करानी होगी।
2. कार्य सम्पादन प्रतिभूति पर विभाग द्वारा ब्याज का भुगतान नहीं किया जायेगा।
3. कार्य सम्पादन प्रतिभूति हेतु बैंक ड्राफ्ट/बैंकर्स कार्यालय प्राचार्य अभियांत्रिकी महाविद्यालय, धौलपुर के नाम स्वीकार किये जाएंगे।
4. कार्यादेश अनुसार संतोषप्रद रूप से कार्य करने पर एवं इससे संतुष्ट हो जाने पर कि बोलीदाता के विरुद्ध कोई राशि बकाया नहीं है, प्रतिभूति राशि का प्रतिदाय किया जाएगा।
5. कार्य सम्पादन प्रतिभूति की अभ्यर्थना राज्य सरकार के विभागों और ऐसे उपक्रमों, निगमों, स्वायत्त निकायों, रजिस्ट्रीकृत सोसाइटियों, सहकारी सोसाइटियों जो राज्य सरकार के स्वामित्व या नियंत्रण या प्रबंध में हों और केन्द्रीय सरकार के उपक्रमों के सिवाय समस्त सफल बोली लगाने वालों से की जायेगी। तथापि उनसे एक कार्य सम्पादन प्रतिभूति घोषणा ली जायेगी। राज्य सरकार किसी विशिष्ट उपापन या उपापन के किसी प्रवर्ग के मामले में कार्य सम्पादन प्रतिभूति के उपबंध को शिथिल कर सकेगी।

27. कार्य सम्पादन प्रतिभूति निक्षेप का समपहरण:- प्रतिभूति की राशि को पूर्ण या आंशिक रूप से निम्नलिखित मामलों में समपृहृत किया जा सकेगा :-

1. जब संविदा के किन्हीं निबंधनों और शर्तों का उल्लंघन किया गया हो।
2. जब बोलीदाता कार्य संतोषजनक ढंग से करने में असफल रहा हो।
3. प्रतिभूति निक्षेप को समपृहृत करने के मामले में युक्तियुक्त समय पूर्व नोटिस दिया जाएगा। इस संबंध में उपापन संस्था का निर्णय अन्तिम होगा।

28. भुगतान :-

1. भुगतान बोलीदाता द्वारा उचित प्रारूप में सामान्य वित्तीय एवं लेखा नियमों के अनुसार बिल प्रस्तुत करने पर किया जाएगा तथा सभी प्रेषण प्रभार बोलीदाता द्वारा वहन किये जाएंगे।
2. विवादास्पद मदों के संबंध में, नियमानुसार राशि को रोका जाएगा तथा उस विवाद का निपटारा हो जाने पर उसका भुगतान कर दिया जाएगा।
3. उन मामलों के संबंध में जिनमें परीक्षण करने की जरूरत है भुगतान तभी किया जाएगा जब वे परीक्षण कर लिए जाएंगे तथा प्राप्त परीक्षण परिणाम विहित विनिर्देशों के अनुरूप होंगे।
4. फर्म के बिलों से भुगतान के समय नियमानुसार करो की कटौती की जाएगी।

29. परिसमापित नुकसानी :- परिसमापित नुकसानी के साथ सेवा आपूर्ति अवधि में वृद्धि करने के मामले में, वसूली निम्नलिखित प्रतिशतता के आधार पर उन कार्यों के मूल्यों के लिए की जाएगी जिनका बोलीदाता कार्य करने में असफल रहा है (इस संबंध में यदि कोई हो तो बोली प्रपत्र में अंकित की गई शर्तें लागू होंगी)

1. विहित अवधि की एक चौथाई अवधि तक के लिए विलम्ब के लिए 2.5 प्रतिशत
2. एक चौथाई अवधि से अधिक किन्तु विहित अवधि की आधी अवधि से अनधिक के लिए 5 प्रतिशत
3. आधी अवधि से अधिक किन्तु विहित अवधि के तीन चौथाई से अनधिक अवधि के लिए 7.5 प्रतिशत
4. विहित अवधि की तीन चौथाई से अधिक के विलम्ब के लिए 10 प्रतिशत
5. कार्य में विलम्ब की अवधि की गणना करते समय आधे दिन से कम भाग को छोड़ दिया जाएगा।
6. परिसमापित नुकसानी कटौति राशि अधिकतम 10 प्रतिशत होगी।
7. यदि बोलीदाता, किन्हीं बाधाओं के कारण संविदान्तर्गत कार्य को पूरा करने के लिए समय में वृद्धि कराना चाहता है, तो वह लिखित में उस प्राधिकारी को आवेदन करेगा, जिसने कार्य हेतु आदेश दिया है किन्तु वह उसके लिए निवेदन बाधा से घटित होने होने पर तुरन्त उसी समय करेगा न कि कार्य पूर्ण होने की निर्धारित तारीख के बाद करेगा।
8. यदि कार्य करने में उत्पन्न हुई बाधा बोलीदाताओं के नियंत्रण से परे कारणों से हुई तो कार्य की अवधि में वृद्धि नियमानुसार परिसमापित नुकसानी कटौति सहित या रहित की जा सकेगी।

अर्थात्  
20

M. K. Chaturvedi Vishwambhar

Balraj

9. परिसमापित राशि की कटौती फर्म के लम्बित भुगतान राशि के पेटे जमा राशि में से की जावेगी।
30. **गारंटी** :- बोलीदाता यह गारन्टी देगा कि आपूर्ति की गयी सामग्री/उपकरण सुपुर्दगी एवं स्थापित करने की दिनांक से 3 वर्ष अवधि तक यथा निविदा में विनिर्दिष्ट विवरणानुसार व गुणवत्ता के अनुरूप बनी रहेगी। सुपुर्दगी पश्चात् निर्दिष्ट गारंटी अवधि में यदि आपूर्ति सामग्री गुणवत्ता के अनुरूप नहीं पायी गयी तो उपापन संस्था ऐसी सम्पूर्ण/आंशिक सामग्री या उपकरण को रद्द करने का हकदार होगा। ऐसी रद्द की गयी सामग्री प्रदायकर्ता की जोखिम पर होगी तथा रद्द की गयी सामग्री/उपकरण को प्रदायकर्ता द्वारा बदला जायेगा अन्यथा प्रदायकर्ता से ऐसी हानि/कमी के परिणामस्वरूप हुए नुकसान की वसूली उसे देय राशि अथवा विभाग में जमा प्रतिभूति निक्षेप में से की जायेगी। यदि वसूली किया जाना सम्भव नहीं हो तो राजस्थान पीडीआर एक्ट या प्रवृत्त अन्य कानून के अन्तर्गत कार्रवाई की जाएगी। कोई भी सामग्री में विनिर्माण से संबंधित डिफेक्ट नहीं होना चाहिए अन्यथा सामग्री स्वीकार नहीं की जायेगी।
31. यदि कार्य की तात्कालिक आवश्यकता के कारण प्रदाय खेल सामग्री/उपकरण को पूर्ण या आंशिक रूप में बदलना साध्य नहीं समझा जाए तो उपापन संस्था द्वारा बोलीदाता को सुनवाई किये जाने का एक उचित अवसर देकर, ऐसे कारणों से जो अभिलिखित किये जायें, अनुमोदित दरों में से उपयुक्त राशि की कटौती की जायगी जो कि अन्तिम होगी।
32. **वसूलियाँ** :-परिसमापित नुकसानी, कम प्रदाय, टूट-फूट, रद्द की गयी सामग्री अथवा निविदा में वर्णित किसी अन्य शर्त के तहत हुए नुकसान की वसूली साधारण तौर पर बिल में से कटौती करके की जाएगी। उपापन संस्था राशि को तब तक रोके रखेगी जब तक कि कार्य संतोषजनक रूप से नहीं कर दिया जाता है। यदि बोलीदाता ऐसा नहीं करता है तो राशि की वसूली उसको देय बकायों में से कर ली जाएगी। यदि कोई कार्य शेष रहे तो उसकी मांग बोलीदाता से की जाएगी तथा जब वसूली संभव न हो, तो उपापन संस्था प्रवृत्त विधि का सहारा लेगी।
33. उपापन संस्था न्यूनतम दर को स्वीकार करने के लिए बाध्य नहीं है। उपापन संस्था किसी भी बोली को स्वीकार करने/स्वीकार न करने/निरस्त करने या उसके किसी भी भाग को बिना कोई कारण बताए रद्द करने का सम्पूर्ण अधिकार अपने पास सुरक्षित रखती है। उपापन संस्था का निर्णय, वैधानिक तौर से सर्वोत्तम निर्णय माना जाएगा तथा सभी पक्षकारों के लिए मानने के लिए बाध्यकारी रहेगा।
34. यदि बोलीदाता इस बात से व्यथित है कि उपापन संस्था का कोई निर्णय, कार्यवाही या लोप इस अधिनियम या इसके अधीन जारी नियमों या मार्गदर्शनों के उपबंधों के उल्लंघन में है तो वह राजस्थान लोक उपापन में पारदर्शिता अधिनियम 2012 की धारा 40 के अध्याधीन रहते हुए उपापन संस्था द्वारा जारी आदेश के विरुद्ध प्रथम अपील निर्धारित प्रक्रिया व फीस का भुगतान करने के पश्चात कर सकेगा।
35. समस्त विधिक कार्यवाहियां यदि संस्थित किया जाना आवश्यक हो, किसी भी पक्ष (सरकार या ठेकेदार) द्वारा धौलपुर न्यायिक क्षेत्र पर अधिकारिता रखने वाले न्यायालयों में ही की जाएगी, अन्यत्र नहीं की जाएगी।
36. कार्यादेश जारी करने के उपरान्त प्राप्त सामग्री की जांच क्रय/तकनीकी समिति द्वारा की जाएगी एवं अपेक्षित विनिर्देशों अनुसार सामग्री प्राप्त होने की समिति द्वारा रिपोर्ट प्राप्त होने के उपरान्त ही बोलीदाता को भुगतान किया जाएगा। बोलीदाता द्वारा कार्यादेश जारी होने के उपरान्त विभाग में आपूर्ति की गयी सामग्री की जांच समिति से कराए जाने हेतु प्रतिनिधि को सामग्री सहित भिजवाया जाना अनिवार्य होगा।
37. उपरोक्त शर्तों के अतिरिक्त जहां आवश्यक हो, सामान्य वित्तीय एवं लेखा नियमों, सामान्य वित्तीय एवं लेखा नियमों के फार्म एसआर-14, 15, 16 एवं 17, राजस्थान लोक उपापन में पारदर्शिता अधिनियम 2012 एवं राजस्थान लोक उपापन में पारदर्शिता नियमों, 2013 तथा इनमें समय समय पर किए गए संशोधन प्रभावी होंगे।

मैं/हम प्राचार्य अभियांत्रिकी महाविद्यालय, धौलपुर द्वारा जारी की गई खुली बोली सूचना में वर्णित समस्त शर्तों तथा संलग्न पत्रों (जिसके समस्त पृष्ठों पर हमने उसमें वर्णित शर्तों की स्वीकृति के

*Signature 1*  
*Signature 2*  
*Signature 3*  
*Signature 4*

प्रमाण स्वरूप हस्ताक्षर कर दिए हैं) में दी गई समस्त शर्तों से बाध्य होना स्वीकार करते हैं साथ ही इस बात पर भी सहमति देते हैं कि मेरे/हमारे द्वारा बोली के साथ संलग्न किए गए समस्त दस्तावेजों की प्रामाणिकता की जांच मेरे/हमारे द्वारा अपने स्तर पर कर ली गई है। सभी दस्तावेज विधिक/प्रक्रियात्मक/मौलिक रूप से सही है। यदि बोली प्रक्रिया या बोली प्रक्रिया के पश्चात किसी भी स्तर पर उक्त दस्तावेजों की प्रामाणिकता अस्िद्ध होती है तो इसके लिए मैं/हम पूर्ण रूपेण उत्तरदायी रहूंगा/रहेंगे एवं इसके लिए विभाग किसी भी स्तर पर किसी भी समय बिना नोटिस दिए हमारी बोली/अनुबंध को निरस्त करने/हमारे विरुद्ध कानून/विधिसम्मत दण्डात्मक कार्यवाही करने के लिए सक्षम होगा।

हस्ताक्षर बोलीदाता मय मुहर

करीम  
को

Brw'ch

Polgsh,

mishal chke

Unsh

# कार्यालय, प्राचार्य अभियांत्रिकी महाविद्यालय, धौलपुर

## (वित्तीय बोली प्रपत्र-प्राईस बिड)

बोली आमंत्रण सूचना क्रमांक:

दिनांक :-

### (Electronics Engineering लैब उपकरण की आपूर्ति हेतु)

1. बोली प्रस्तुत करने वाली फर्म .....  
का नाम व डाक का पूर्ण पता:- .....  
दूरभाष एवं फैक्स नम्बर मय ई-मेल सहित:- .....
2. बोली जिसे प्रस्तुत करनी है:-
3. आइटम के लिए दरें निविदा में अंकित निर्धारित मात्रा एवं स्पेशिफिकेशन के अनुसार निम्न प्रकार होगी:-

S. No	Particulars	Est. Qty	Total Cost (Inclusive GST and all Govt. taxes, charges and other levies & FOR with installation of lab at college campus)	
			(Cost in Figure in Rupees)	(Cost in words)
1	Turnkey solution for supply and installation of Electronics Engineering Lab equipments in the campus of Engineering College Dholpur	निविदा अनुसार		

नोट:-

1. दरें शब्दों एवं अंको दोनों रूप में लिखी जावें। दरों में कोई त्रुटि (Errors) एवं उपरिलेखन (Overwriting) नहीं होवें।
2. अस्पष्ट वाक्य जैसे:- टैक्स पेड, कर सहित, 'एज एप्लीकेबल' का प्रयोग नहीं किया जावें।
3. वित्तीय बिड का लिफाफा पृथक से सील्ड करके रखा जाना चाहिए।
4. न्यूनतम दर समस्त सामग्री की कुल दरों के आधार पर तय की जाएगी अर्थात जिस बोलीदाता द्वारा वित्तीय बोली में समस्त सामग्री हेतु प्रस्तुत दरों का कुल योग के अनुसार दर न्यूनतम प्रस्तुत की जाएगी उसको ही क्रयादेश दिया जाएगा।
5. सभी करों सहित स्थापना की कुल लागत के आधार पर कम से कम राशि का निर्धारण किया जायेगा।

बोलीदाता के हस्ताक्षर  
मय मोहर

Balgs + 2

Brijesh

Milesh Chhabra

35  
20  
Wishu

Annexure- A: Compliance with the Code of Integrity and No Conflict of Interest

Any person participating in a procurement process shall-

- a) Not offer any bribe, reward of gift or any material benefit either directly or indirectly in exchange for an unfair advantage in procurement process or to otherwise influence the procurement process;
- b) Not misrepresent or omit misleads or attempts to mislead so as to obtain a financial or other benefit or avoid an obligation;
- c) Not indulge in any collusion, Bid rigging or anti competitive behavior to impair the transparency, fairness and progress of the procurement process;
- d) Not misuse any information shared between the procuring entity and the bidders with an intent to gain unfair advantage in the procurement process;
- e) Not indulge in any coercion including impairing or harming or threatening to do the same, directly or indirectly, to any part or to its property to influence the procurement process;
- f) Not obstruct any investigation or audit of procurement process,
- g) Disclose conflict of interest, if any, and
- h) Disclose any previous transgression with any entity in India or any other country during the last three years or any debarment by any other procuring entity.

**CONFLICT OF INTEREST:**

The bidder participating in a bidding process must not have a conflict of interest. A conflict of interest is considered to be a situation in which a party has interests that could improperly influence that party's performance of official duties or responsibilities, contractual obligations, or compliance with applicable laws and regulations.

1. A Bidder may be considered to be in conflict of interest with one or more parties in bidding process if, including but not limited to:
  - a. Have controlling partners/shareholders in common; or
  - b. Receive or have received any direct or indirect subsidy from any of them; or
  - c. Have the same legal representative for purposes of the Bid; or
  - d. Have a relationship with each other, directly or through common third parties, that puts them in a position to have access to information about or influence on the Bid of another bidder, or influence the decision of the procuring entity regarding the bidding process; or
  - e. The bidder participates in more than one Bid in a bidding process. Participation by a bidder in more than one Bid will result in the disqualification of all Bids in which the bidder is involved. However, this does not limit the inclusion of the same subcontractor, not otherwise participating as a bidder, in more than one Bid; or
  - f. The bidder or any of its affiliates participated as a consultant in the preparation of the design or technical specifications of the goods, works or services that are the subject of the Bid; or
  - g. The bidder or any of its affiliates has been hired (or is proposed to be hired by the Procuring Entity as engineer-in charge/consultant for the contract.

Date:

**Signature of Bidder with Seal**

Name:

Designation:

Address:

*K.A.A.*  
*10*

*Millesh Chhabra*  
*Millesh*

*Brijesh*

*Aditya*  
*Aditya*

## Annexure- B: Declaration by the Bidder regarding Qualifications

### DECLARATION BY THE BIDDER

In relation to my/our Bid submitted to Principal Engineering College Dholpur, Dholpur for procurement of M/s..... In response to their notice inviting Bids No.....Dated .....I/we hereby declare under Section 7 of Rajasthan Transparency in Public Procurement Act, 2012, that:

1. I/we possess the necessary professional, technical, financial and managerial resources and competence required by the bidding Document issued by the procuring entity;
2. I/we have fulfilled my/our obligation to pay such of the taxes payable to the Union and the State Government or any local authority as specified in the bidding document;
3. I/we are not insolvent, in receivership bankrupt or being wound up, not have my/our affairs administered by a court or a judicial officer, not have my/our business activities suspended and not the subject of legal proceedings for any of the foregoing reasons;
4. I/we do not have, and our directors and officers not have been convicted of any criminal offence related to my/our professional conduct or the making of false statements of misrepresentations as to my/our qualifications to enter into a procurement contract within a period of three years preceding the commencement of this procurement process, or not have been otherwise disqualified pursuant to debarment proceedings;
5. I/we do not have a conflict of interest as specified in the Act, Rules and the bidding document, which materially affects fair competition.

#### Signature of Bidder with Seal

Date:

Name:

Place:

Designation:

Address:

Bolgs 12

Brijesh

Milind Chohan

K. A. J.  
20

37

J. K. Sharma

## Annexure- C: Grievance Redressal during Procurement process

The designation and address of the First Appellate is .....

The designation and address of the Second Appellate Authority is .....

### 1. Filing an appeal:-

If any bidder or prospective bidder is aggrieved that any decision, action or omission of the procuring entity is in contravention to the provisions of the Act or the Rules or the Guidelines issued there under, he may file an appeal to First Appellate Authority, as specified in the bidding document within a period of ten days, from the date of such decision or action, omission, as the case may be, clearly giving the specific ground or ground on which he feels aggrieved:

Provided that after the declaration of a bidder as successful the appeal may be filed only by a bidder who has participated in procurement proceedings:

Provided further that in case a procuring entity evaluates the technical bids before the opening of the financial Bids, and appeal related to the matter of financial Bids may be filed only by a bidder whose technical Bid is found to be acceptable.

2. The officer to whom an appeal is filed under Para (1) will deal with the appeal as expeditiously as possible and will Endeavour to dispose it off within thirty days from the date of the appeal.

3. If the officer designated under Para (1) fails to dispose of the appeal filed within the period specified in Para (2), or if the bidder or prospective bidder or the procuring entity is aggrieved by the order passed by the First Appellate Authority, the bidder or prospective bidder or the procuring entity, as the case may be may file a second appeal to second Appellate Authority specified in the bidding document in this behalf within fifteen days from the expiry of the period specified in Para (2) or of the date of receipt of the order passed by the First Appellate Authority, as the case may be.

### 4. Appeal not to lie in certain cases:-

No appeal will lie against any decision of the procuring entity relating to the following matters, namely:-

- (a) Determination of need of procurement;
- (b) Provision limiting participating of bidders in the Bid process;
- (c) The decision of whether or not to enter into negotiations;
- (d) Cancellation of procurement process;
- (e) Applicability of the provisions of confidentiality

### 5. Form of Appeal:-

File to

Millesh Chandra Mishra  
Brijesh

BIGS

- (a) An appeal under Para (1) or (3) above will be in the annexed Form along with many copies as there are respondents in the appeal.
- (b) Every appeal will be accompanied by an order appealed against, if any affidavit verifying the facts stated in the appeal and proof of payment of fee.
- (c) Every appeal may be presented to First Appellate Authority or Second Appellate Authority, as the case maybe, in person or through registered post or authorized representative.

#### 6. Fee for filling appeal

- (a) Fee for first appeal will be rupees two thousand five hundred and for second appeal will be rupees ten thousand, which will non-refundable.
- (b) The fee will be paid in the form of bank demand draft or banker's cheque of Scheduled Bank in India payable in the name of Appellate Authority concerned.

#### 7. Procedure for disposal of appeal:-

- (a) The First Appellate Authority or Second Appellate Authority, as the case maybe, upon filing of appeal, will issue notice accompanied by copy of appeal, affidavit and documents, if any, to the respondents and fix date of hearing.
- (b) On the date fixed for hearing, the First Appellate Authority or Second Appellate Authority, as the case may be, will,-
- (i) Hear all the parties to appeal present before him; and
- (ii) Peruse or inspect documents, relevant records or copies thereof relating to the matter.
- (c) After hearing the parties, perusal or inspection of documents and relevant records or copies thereof relating to the matter, the Appellate Authority concerned will pass an order in writing and provide the copy of order to the parties free of cost.
- (d) The order passed under sub-clause © above will be place on the State Public Procurement Portal.

Date:

Place

Signature of Bidder with Seal

Name:

Designation:

Address:

18/05/23

Prayansh

Miloshi Chohan

Prishky

Kishor  
39 TO

## Annexure- D: Additional Conditions of Contract

### 1. Correction of Arithmetic Errors:-

Provided that a financial Bid is substantially responsive, the procuring entity will correct arithmetical errors during evaluation of financial Bids on the following basis:

- (i) If there is a discrepancy between the unit price and the total price that is obtained by multiplying the unit price and quantity, the unit price will prevail and the total price will be corrected, unless in the opinion of the procuring entity there is an obvious misplacement of the decimal point in the unit price, in which case the total price as quoted will govern and the unit price will be corrected;
- (ii) If there is an error in a total corresponding to the addition or subtraction of subtotals, the sub totals will prevail and the total will be corrected; and
- (iii) If there is a discrepancy between words and figures, the amount in words will prevail, unless the amount expressed in words is related to an arithmetic error, in which case the amount in figures will prevail subject to clause (i) and (ii) above.

If the bidder that submitted the lowest evaluated Bid does not accept the correction of errors, its Bid will be disqualified and its Bid security will be forfeited or its Bid securing declaration will be executed.

### 2. Procuring Entity's Right to Vary Quantities

The quantity mentioned in the Bid is the minimum approximate quantity that the bidder will have to compulsorily supply to specified destination.

- (a) At the time of award of contract, the quantity of Goods, works or service originally specified in the Bidding Document may be increased or decreased by a specified percentage, but such increase or decrease shall not exceed twenty percent, of the quantity specified in the Bidding Document. It shall be without any change in the unit process or other terms and conditions of the Bid and the conditions of contract.
- (b) If the procuring Entity does not procure any subject matter of procurement or procure less than the quantity specified in the Bidding Document due to change in circumstances, the Bidder shall not be entitled for any claim or compensation except otherwise provided in the conditions of contract.
- (c) In case of procurement of Goods or services, additional quantity may be procured by placing a repeat order on the rates and conditions of the original order. However, the additional quantity will not be more than 50% of the value of Goods of the original contract and shall be within one month from the date of expiry of last supply. If the supplier fails to do so, the Procuring Entity will be free to arrange for the balance supply by limited bidding or otherwise and the extra cost incurred will be recovered from the supplier.

Date:

Place:

Signature of Bidder with Seal

Name:

Designation:

Address:

KHATA  
Co.

Milank dahi  
Kachin  
Brijesh

Brijesh

## Annexure- E: Annual Turnover Statement

The annual turnover of M/s. ....  
.....for the past three years are given below and certified that the statement is true and correct.

Sr. No.	Financial Year	Turnover in Rs.
1.	2023-24	_____
2.	2024-25	_____
3.	2025-26	_____
Total -		Rs. _____
Three Year Annual Average turnovers per annum		Rs. _____

Date:

Place:

Signature of Auditor/Seal

Chartered Accountant

(Name & Address)

Membership No. :

Tel. No. :

Mob. No.:

Volgsh

Brijesh

Mitesh Chohan

Krishi  
41  
To

### Annexure- F: Statement of Past Work Experience and Performance

We .....(name of firm) do hereby undertake that we have supplied specified items as per details given below:-

Financial Year	Order Placed by (Full address of purchaser with telephone & Fax no.	Order No. and Date & Value of Order	Description of Work	Date of completion of delivery		Remarks indicating reasons for late delivery, if any	Has the Specified Service been supplied satisfactory
				As per contract	Actual		
1	2	3	4	5	6	7	8
2022-23							
2023-24							
2024-25							
2025-26							

**Note:**


1. It shall be notarized and submitted with technical Bid in original.
2. The above information may be verified from relevant documents of bidder.
3. The bidder shall provide & append copies of work order and submit certificates regarding successful completion of above said work

Date:

Signature of Bidder with Seal

Place:

Name & Address


  
 Milind Chitambar  
 Bidder


  
 Bolgata

## Annexure- G: Declaration regarding acceptance of Terms & Condition of Bid

(On Rs. 100/- non judicial stamp paper duly attested by Notary Public to be submitted in original also)

Bidder Name.....

I/We confirm that I/We are authorized to submit Bid on behalf of the firm participating in the Bid and have perused the entire Tender/Bid document including all its amendments till date.

Having perused the subject Bid with all amendments (wherever applicable). I/We hereby confirm unconditional acceptance and compliance to abide by all its terms & conditions as mentioned in Tender/Bid document including technical particulars, detailed technical specifications of the product, special terms & conditions and general terms & conditions wherever indicated, offer validity, terms of delivery without any deviations whatsoever:

I/We also confirm acceptance of the all general terms & conditions of Bid document.

I/We certify that the prices quoted against the Bid are competitive and without adopting any unfair/unethical means in including cartelization.

I/we certified that tendering firm has not been black listed/banned/Debarred by any Government Department of the State /PSU from business dealings.

I/We also certified that the information given above is factually correct, true and nothing material has been concealed.

Date:  
Place:

Signature of Bidder with Seal  
Name & Address

Polgats

Pravich Miles. chha

43

Kr. Aher  
to

Mishra

**Annexure- H: Manufacturer's Authorization Form (MAF)**

To be filled by the OEM (indicative format)

To

Principal,  
Govt. Engineering College,  
Dholpur (Raj.)

Subject: Issue of the Manufacturer's Authorization Form (MAF) Reference: NIB/ RFP Ref. No.  
\_\_\_\_\_ dated \_\_\_\_\_

Sir,

We {name and address of the OEM} who are established and reputed original equipment manufacturers (OEMs) having factories at {addresses of manufacturing location} do hereby authorize {M/s \_\_\_\_\_} who is our {Distributor/ Channel Partner/ Retailer/ Others <please specify>} to bid, negotiate and conclude the contract with you against the aforementioned reference for the following Items manufactured by us: -

{OEM will mention the details of all the proposed product(s) with their make/ model.}

We undertake to provide OEM Warranty & support as mentioned in Bid for the offered Gym equipments as mentioned in technical specification from the date mentioned in work order.

We hereby confirm that the offered Gym equipments is not declared as End-of-Sale on the last date of bid submission.

We hereby confirm that the offered Gym Equipments is not likely to be declared as End-of-Service/ Support within next 5 years from the date of this letter.

Yours faithfully,

For and on behalf of M/s (Name of the manufacturer)

(Authorized Signatory with seal)

Name, Designation & Contact No.:

Address: \_\_\_\_\_

MAF  
to

Mitesh Chhabra

Principal

Brajesh

Principal

# Annexure-I: Bidder's Authorization Certificate

Authorization letter of a person who is signing the tender documents on behalf of Bidder

(To be filled by bidder)

To,

Principal,

Govt. Engineering College,

Dholpur (Raj.)

I/We .....(Name/Designation) hereby  
declare/certify that .....  
(Name/Designation) is hereby authorized to sign relevant documents on behalf of the  
company/firm in dealing with Tender.

She/he is also authorized to attend meetings & submit technical & commercial  
information/clarifications as may be required by you in the course of processing the Bid. For the  
Purpose of validation, his/her verified signatures are as under.

Thanking you.

Name of Bidder:

Verified Signature

Authorized Signatory:

Seal of the Organization:

Date: .....

Place: .....

Balghat

Brajesh Mithal Chakraborty

45  
to

Mithal

## Annexure-J:

### ब्लैक लिस्ट/अयोग्य न होने तथा अन्य सक्षमताएं पूरी करने का प्रमाण पत्र

(On 50/- Non Judicial stamp paper, Noterized to be submitted in original also)

मैं/हम घोषणा करता हूँ/करते हैं कि :-

1. हमारी फर्म को किसी भी राजकीय विभाग/राजकीय संस्थान/निगम/बोर्ड आदि के द्वारा किसी प्रकार की Electronics Engineering लैब की सामग्री आदि की आपूर्ति संतोषप्रद रूप से पूर्ण नहीं करने के लिए कोई शास्ति आरोपित नहीं की गई है एवं न ही ब्लैक लिस्ट/अयोग्य घोषित किया गया है।
2. यह कि इस बोली हेतु हमारी फर्म आवश्यक वृत्तिक, तकनीकी, वित्तीय और प्रबंधकीय स्रोत तथा उपापन संस्था द्वारा जारी किये गये बोली दस्तावेजों द्वारा अपेक्षित सक्षमता धारित करती हैं।
3. यह कि हमारी फर्म द्वारा केन्द्र सरकार अथवा राज्य सरकार अथवा यथास्थिति किसी स्थानीय प्राधिकारी को संदेय समस्त करो का भुगतान किया जा चुका है और कोई भी कर बकाया नहीं है।
4. यह कि हमारी फर्म दिवालिया, रिसीवर के अधीन, शोधन अक्षम नहीं हैं, न ही किसी न्यायालय या किसी न्यायिक अधिकारी द्वारा प्रशासित कार्यकलाप रखती हैं न ही फर्म का कार्यकलाप निलंबित हैं और न पूर्वगामी कारणों में से किसी के लिये भी विधिक कार्यवाहियों के अध्यक्षीन हैं।
5. यह कि हमारे वृत्तिक आचरण या उपापन प्रक्रिया के प्रारम्भ के पूर्ववर्ती 3 वर्ष की किसी कालावधि के भीतर कोई उपापन संविदा किये जाने के लिये अपनी अहर्ताओं के बारे में मिथ्या कथन करने या दुर्व्यपदेशन संबंधी किसी दांडिक अपराध के संबंध में हमारी फर्म अथवा फर्म के निदेशक और अधिकारी दोष सिद्ध नहीं हुए हैं ना ही विवर्जन कार्यवाहियों के अनुसरण में अन्यथा निरर्हित हुए हैं।

यदि यह घोषणा असत्य पाई जाए तो किसी भी अन्य कार्यवाही, जो की जा सकती है, पर प्रतिकूल प्रभाव डाले बिना, मेरी/हमारी प्रतिभूति को पूर्ण रूप में समपहत किया जा सकेगा तथा बोली को, जिस सीमा तक उसे स्वीकार किया गया है, रद्द किया जा सकेगा।

बोलीदाता के हस्ताक्षर मय मुहर

*Milesh Chugh*  
*Mishra*

*Balraj*

## Annexure-K:

### Form of Bid-Securing Declaration

Date :  
Bid No. :  
Alternative No. :

To :  
-----  
-----

We, the undersigned, declare that:

We understand that, according to your conditions, bids must be supported by a Bid-Securing Declaration. We accept that we are required to pay the bid security amount specified in the Term and Condition of Bid, in the following cases, namely :-

- when we withdraw or modify our bid after opening of bids;
- when we do not execute the agreement, if any, after placement of supply/work order within the specified period;
- when we fail to commence the supply of the goods or service or execute work as per supply/work order within the time specified;
- when we do not deposit the performance security within specified period after the supply/work order is placed;and
- if we breach any provision of code of integrity prescribed for bidding specified in the Act and Chapter VI of these rules.

In addition to above, the State Government shall debar us from participating in any procurement process undertaken for a period not exceeding three years in case where the entire bid security or any part thereof is required to be forfeited by procuring entity.

We understand this Bid Securing Declaration shall expire if :-

- we are not the successful Bidder;
- the execution of agreement for procurement and performance security is furnished by us in case we are successful bidder;
- thirty days after the expiration of our Bid.
- the cancellation of the procurement process; or
- the withdrawal of bid prior to the deadline for presenting bids, unless the bidding documents stipulate that no such withdrawal is permitted.

Signed :-----

Name :-----

In the capacity of :-----

Duly authorized to sign the bid for and on behalf of :

Dated on        day of

Corporate Seal -----

[Note: In case of a Joint Venture, the Bid Securing Declaration must be signed in name of all partners of the Joint Venture that is submitting the bid.]

*Amgull*

नोट - राजस्थान स्टाम्प अधिनियम, 1988 की धारा सपठित अनुसूची के अनुच्छेद 4 के अनुसार घोषणा-पत्र पर 50/- रुपये स्टाम्प ड्यूटी देय है तथा इस स्टाम्प ड्यूटी की राशि पर नियमानुसार 30 प्रतिशत सरचार्ज देय है। उक्त घोषणा-पत्र वित्त (जी.एफ.एण्ड ए.आर.) विभाग द्वारा जारी परिपत्र दिनांक 23.12.2020 के अनुसरण में बोलीदाता द्वारा प्रस्तुत किया जावेगा।

*Biggs*

*Braych* Mithelhel

*47*  
*Shin*

*Dr. Aris*



राजस्थान सरकार  
वित्त (जीएण्डटी) विभाग

क्रमांक: प. 6 (5) वित्त/साविलेनि/2018

जयपुर, दिनांक : 27.04.2020

परिपत्र

विषय:—ई-ग्रास पर ई-प्रोक्योरमेन्ट प्रक्रिया हेतु एक ही चालान से बोली दस्तावेज मूल्य, बिड सिक्योरिटी एवं RISL फीस जमा कराने एवं RISL फीस को कोषालय सचिवालय में संधारित पी.डी. खाते में हस्तान्तरित किये जाने की प्रक्रिया।

लोक उपापन प्रक्रिया में पारदर्शिता स्थापित करने के उद्देश्य से ई-प्रोक्योरमेन्ट पोर्टल पर ई-निविदाओं के प्रेषण के लिए एक ही चालान से बोली दस्तावेज मूल्य, बिड सिक्योरिटी एवं RISL फीस को ऑनलाईन ई-ग्रास सिस्टम के माध्यम से जमा करवाया जाना आवश्यक है। इसके अन्तर्गत ई-ग्रास पर एक ही चालान से बोली दस्तावेज मूल्य, बिड सिक्योरिटी राशि एवं RISL फीस जमा कराने एवं RISL फीस को कोषालय सचिवालय में संधारित पी.डी. खाते में हस्तान्तरित किये जाने की क्रिया विधि निम्नानुसार है :-

1. बिडर द्वारा ई-ग्रास पर प्रोफाइल बनाने के बाद ई-प्रोक्योरमेन्ट हेतु बोली दस्तावेज मूल्य, बिड सिक्योरिटी एवं RISL फीस का भुगतान एक ही चालान से ऑनलाइन जमा करवाया जायेगा। इस राशि में से बोली दस्तावेज मूल्य एवं RISL फीस रिफण्ड योग्य नहीं होगी। बिड सिक्योरिटी हेतु बजट मद 8443-103, 108 एवं 109 में जमा राशि नियमानुसार संबंधित विभाग द्वारा रिफण्ड किये जाने हेतु सिस्टम में व्यवस्था की गयी है। RISL फीस (i) सिविल विभागों की निविदाओं हेतु बजट मद 8658-00-102-(16)-[01] (सिविल विभाग), (ii) निर्माण विभागों की निविदाओं हेतु बजट मद 8658-00-102-(16)-[02] (निर्माण विभाग) (iii) वन विभाग की निविदाओं हेतु बजट मद 8658-00-102-(16)-[03] (वन विभाग) के अन्तर्गत जमा की जायेगी। बोली दस्तावेज मूल्य हेतु निर्धारित राजस्व मद में बिडर द्वारा राशि जमा कराने हेतु ई-ग्रास पर प्रावधान उपलब्ध रहेगा।
2. बिड सिक्योरिटी जमा कराने के लिए सभी विभागों हेतु बजट मद 8443-103 जबकि निर्माण कार्यों हेतु बिड सिक्योरिटी बजट मद 8443-108 (निर्माण विभागों) एवं 8443-109 (वन विभाग) में जमा कराने की दशा में डिविजन कोड का चयन ई-ग्रास पर किया जाना अनिवार्य होगा।

*gure*

CFR/Rule-101

*Sharma*  
10

*Sharma*  
*Sharma*  
*Sharma*

*Sharma*

3. इस प्रक्रिया से जमा राशि का लेखांकन ई-कोषालय के स्तर पर किया जायेगा। ई-ग्रास पर उपलब्ध विभागवार/कार्यालयवार रिपोर्ट्स में जमा राशि से संबंधित रिपोर्ट्स प्रदर्शित की जायेगी।
4. ई-कोषालय में बिन्दु संख्या 1 में वर्णित बजट मद 8658-00-102-(16)-[01], [02], [03] के अन्तर्गत जमा RISL फीस को माह में दो बार बजट मद 8782-101 (Inter Treasury Transfer) के माध्यम से कोषालय (सचिवालय) जयपुर में RISL के पी.डी. खाते में जमा किये जाने हेतु समायोजन बिल के माध्यम से हस्तान्तरित किया जायेगा। जिसे कोषालय (सचिवालय) जयपुर द्वारा उसी माह में मद 8782-101 को माईनस क्रेडिट करते हुए RISL के पी.डी. खाते में अलग-अलग समायोजन बिलों के माध्यम से हस्तान्तरित किया जाना अनिवार्य होगा। यह सूचना ई-ग्रास से वॉम पर Seamless Data Sharing की व्यवस्था से हस्तांतरित की जायेगी। सिस्टम पर उपलब्ध रिपोर्ट्स के माध्यम से संबंधित निर्माण खण्ड ई-ग्रास पर जमा राशि व रिफण्ड राशि का स्टेटस भी देख सकते हैं।
5. निर्माण कार्यों से संबंधित बिड हेतु उक्त चालान से संबंधित राशि निर्माण लेखों में फार्म 80 में प्रदर्शित होने पर कोषालयों द्वारा चालान की प्रति प्रत्येक मद में जमा राशि के लेखों के साथ महालेखाकार कार्यालय को उपलब्ध करवायी जायेगी।
6. उक्त प्रक्रिया के अन्तर्गत बिडर को प्रारम्भ में ई-प्रोक्योरमेन्ट पोर्टल पर बिड भरने के साथ-साथ ई-ग्रास पर एक चालान के माध्यम से ई-भुगतान का चयन करते हुए अपेक्षित राशि जमा करवाया जाना अनिवार्य होगा। इस प्रक्रिया को एन.आई.सी. द्वारा ई-प्रोक्योरमेन्ट पोर्टल से ई-ग्रास का इन्टीग्रेशन करते हुए अविलम्ब लिंक करने की व्यवस्था सुनिश्चित की जायेगी। व्यवस्था स्थापित होने तक बिडर को ई-ग्रास पर भुगतान होने के उपरान्त चालान CIN नम्बर के साथ जनरेट कर ई-प्रोक साईट पर स्कैन कर अपलोड करना होगा। ई-ग्रास एवं ई-प्रोक्योरमेन्ट का लिंक स्थापित होने के उपरान्त अपलोड किए जाने की आवश्यकता नहीं रहेगी तथा ई-ग्रास सिस्टम ई-प्रोक्योरमेन्ट पोर्टल से बिडर का नाम लेने के स्थान पर सिस्टम जनरेटेड कोड फेंच करेगा तथा बिड फाइनल होने के बाद बिडर का नाम पूर्व के कोड से फलेग करते हुए किया जाना सुनिश्चित करेगा जिससे बिडर को होने वाले रिफण्ड भुगतान में असुविधा न हो। उपापन संस्था द्वारा ई-ग्रास पर कार्यालयवार उपलब्ध रिपोर्ट्स एवं ई-कोषालय के TY-33 से जमाओं का मिलान भी सुनिश्चित किया जावेगा।
7. ई-प्रोक्योरमेन्ट पोर्टल के ई-ग्रास पोर्टल से इन्टीग्रेशन के उपरान्त ई-प्रोक्योरमेन्ट पोर्टल पर निर्माण कार्यों से संबंधित बिड भरने हेतु बजट मद 8443-108.109 में बनाये गये चालान की राशि निर्माण लेखों में सम्मिलित किये जाने के उद्देश्य से प्रविष्टि एक कोड के साथ एन.आई.सी. वॉम को उपलब्ध करायी जावेगी। बिड खुलने के बाद उक्त प्रविष्टि हेतु संवेदक का नाम एवं अन्य विवरण एन. आई. सी. (वॉम) को उपलब्ध कराया जायेगा।

GFR/Rules-new

*Gur*

*Balgot*

*Brijesh* *Milind Chel*

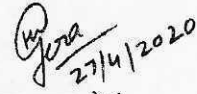
*49*

*K. J. J.*

एनआईसी (बॉम) द्वारा तदानुसार ही प्रविष्टि को निर्माण लेखों में सम्मिलित किया जावेगा, जिसके पश्चात ही बिड सिक्योरिटी राशि रिफण्ड किये जाने हेतु उपलब्ध होगी। इस हेतु ई-ग्रास व ई-प्रोक पोर्टल का इन्टीग्रेशन व लिंक किया जायेगा। ई-प्रोक पोर्टल से भुगतान हेतु संवेदक को ई-ग्रास पर आने का लिंक तथा ई-ग्रास पर भुगतान करने के तुरन्त पश्चात् ई-प्रोक पोर्टल पर जाने का लिंक भी दिया जायेगा।

8. ई-प्रोक्योरमेन्ट हेतु बोली दस्तावेज मूल्य, बिड सिक्योरिटी एवं RISL फीस का भुगतान एक ही चालान से ई-ग्रास के माध्यम से जनरेट किये जाने पर संबद्ध एजेन्सी बैंक को तीनों बजट मदों की कुल राशि एवं जीआरएन नम्बर के साथ प्रेषित किया जायेगा तथा बैंक द्वारा जमा राशि के स्कॉल दिये जाने पर सिस्टम पर ई-कोषालय को पृथक-पृथक उक्त तीनों मदों में जमा राशि के अनुसार चालान नम्बर जनरेट करने, लेखा सूचियां तैयार करने एवं लेखांकन करने हेतु व्यवस्था की जायेगी।
9. ई-कोषालय के स्तर पर उक्त जमा राशि का पूर्ण लेखांकन तथा मिलान दैनिक आधार पर अनिवार्य रूप से किया जाना सुनिश्चित किया जायेगा।
10. ई-प्रोक पोर्टल के अतिरिक्त की जाने वाली बिड हेतु (जिनमें RISL Fees जमा नहीं होती) भी बिड सिक्योरिटी हेतु बजट मद 8443-103, 108, 109 व बोली दस्तावेज मूल्य राशि निर्धारित राजस्व बजट मद में जमा कराने हेतु सिंगल चालान से उक्त माध्यम से बिडर/कार्यालय द्वारा जमा करवायी जा सकेगी। इस व्यवस्था में मेन्यूअल एवं ई-मोड उपलब्ध रहेंगे।
11. यह आदेश तुरन्त प्रभाव से लागू होगा।

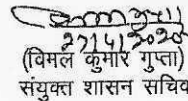
अतः उक्त दिशा-निर्देशों की अक्षरशः पालना की जावे।

  
27/4/2020

(हेमन्त कुमार गेरा)  
शासन सचिव,  
वित्त (बजट) विभाग

प्रतिनिधि-निम्नांकित को सूचनार्थ व आवश्यक कार्यवाही एवं अपने अधीनस्थ कार्यालयों को सूचित करने हेतु प्रेषित है:-

1. निजी सचिव, राज्यपाल/मुख्यमंत्री/समस्त मंत्रीगण/राज्य मंत्रीगण।
2. निजी सचिव, मुख्य सचिव/समस्त प्रमुख शासन सचिव/समस्त शासन सचिव/समस्त विशिष्ट शासन सचिव।
3. प्रधान महालेखाकार (सिविल लेखा परीक्षा)/(ए एण्ड ई) राजस्थान, जयपुर।
4. महालेखाकार (प्राप्ति एवं वाणिज्यिक लेखा परीक्षा)/(ए एण्ड ई) राजस्थान, जयपुर।
5. समस्त विभागाध्यक्ष/जिला कलेक्टर/संभागीय आयुक्त।
6. निदेशक, कोष एवं लेखा विभाग, राजस्थान, जयपुर को सिस्टम पर एन.आई.सी. के माध्यम से पूर्ण कार्यवाही सुनिश्चित करने हेतु।
7. समस्त वित्तीय सहायकार/मुख्य लेखाधिकारी समस्त विभाग को पालना सुनिश्चित करने हेतु।
8. समस्त कोषाधिकारी को पालना सुनिश्चित करने हेतु।
9. राज्य सूचना विज्ञान अधिकारी, एन.आई.सी. सचिवालय, जयपुर को सिस्टम में उक्त प्रावधान सुनिश्चित करने हेतु।
10. निदेशक (तकनीकी), वित्त विभाग को प्रेषित कर लेख है कि परिपत्र को वित्त विभाग की वेबसाइट पर प्रकाशित करवाने का श्रम करारें।
11. रक्षित पत्रावली।

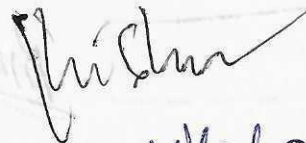
  
27/4/2020  
(विमल कुमार गुप्ता)  
संयुक्त शासन सचिव

(GF&AR 5/2020)

संकेत  
to

Brijesh

Bijesh



Miles. Chaf